

## 低成本 DC/DC 转换器 BM34063A 的应用（图）

BM34063A 由于价格便宜，开关峰值电流达 1.5A，电路简单且效率满足一般要求，所以得到广泛使用。在 ADSL 应用中，BM34063A 的开关频率对传输速率有很大影响，在器件选择及 PCB 设计时需要仔细考虑。

线性稳压电源效率低，所以通常不适合于大电流或输入、输出电压相差大的情况。开关电源的效率相对较高，而且效率不随输入电压的升高而降低，电源通常不需要大散热器，体积较小，因此在很多应用场合成为必然之选。开关电源按转换方式可分为斩波型、变换器型和电荷泵式，按开关方式可分为软开关和硬开关。

### 斩波型开关电源

斩波型开关电源按其拓扑结构通常可以分为 3 种：降压型 (Buck)、升压型 (Boost)、升降压型 (Buck-boost)。降压型开关电源电路通常如图 1 所示。图 1 中，T 为开关管，L1 为储能电感，C1 为滤波电容，D1 为续流二极管。当开关管导通时，电感被充磁，电感中的电流线性增加，电能转换为磁能存储在电感中。设电感的初始电流为  $i_{L0}$ ，则流过电感的电流与时间  $t$  的关系为：

$$i_L t = i_{L0} + (V_i - V_o - V_s) t / L, \quad V_s \text{ 为 T 的导通电压。}$$

当 T 关断时，L1 通过 D1 续流，从而电感的电流线性减小，设电感的初始电流为  $i_{L1}$ ，则流过电感的电流与时间  $t$  的关系：

$$i_L t = i_{L1} - (V_o + V_f) t / L, \quad V_f \text{ 为 D1 的正向饱和电压。}$$

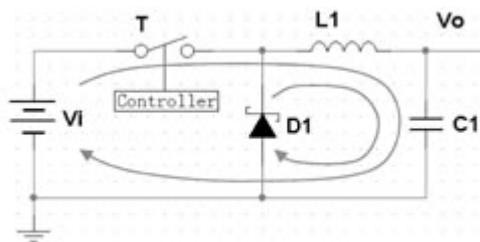


图 1 降压型开关电源基本电路

### BM34063A 的特殊应用

#### ● 扩展输出电流的应用

DC/DC 转换器 BM34063A 开关管允许的峰值电流为 1.5A，超过这个值可能会造成 BM34063A 永久损坏。由于通过开关管的电流为梯形波，所以输出的平均电流和峰值电流间存在一个差值。如果使用较大的电感，这个差值就会比较小，这

样输出的平均电流就可以做得比较大。例如，输入电压为 9V，输出电压为 3.3V，采用 220  $\mu$ H 的电感，输出平均电流达到 1.2A，峰值电流为 1.5A。市面上假的 MC34063，做到 0.6~0.7A 就不错了。

单纯依赖 BM34063A 内部的开关管实现比 1A 更高的输出电流不是不可以做到，但可靠性会受影响。要想达到更大的输出电流，必须借助外加开关管。图 2 和图 3 是外接开关管降压电路和升压电路。

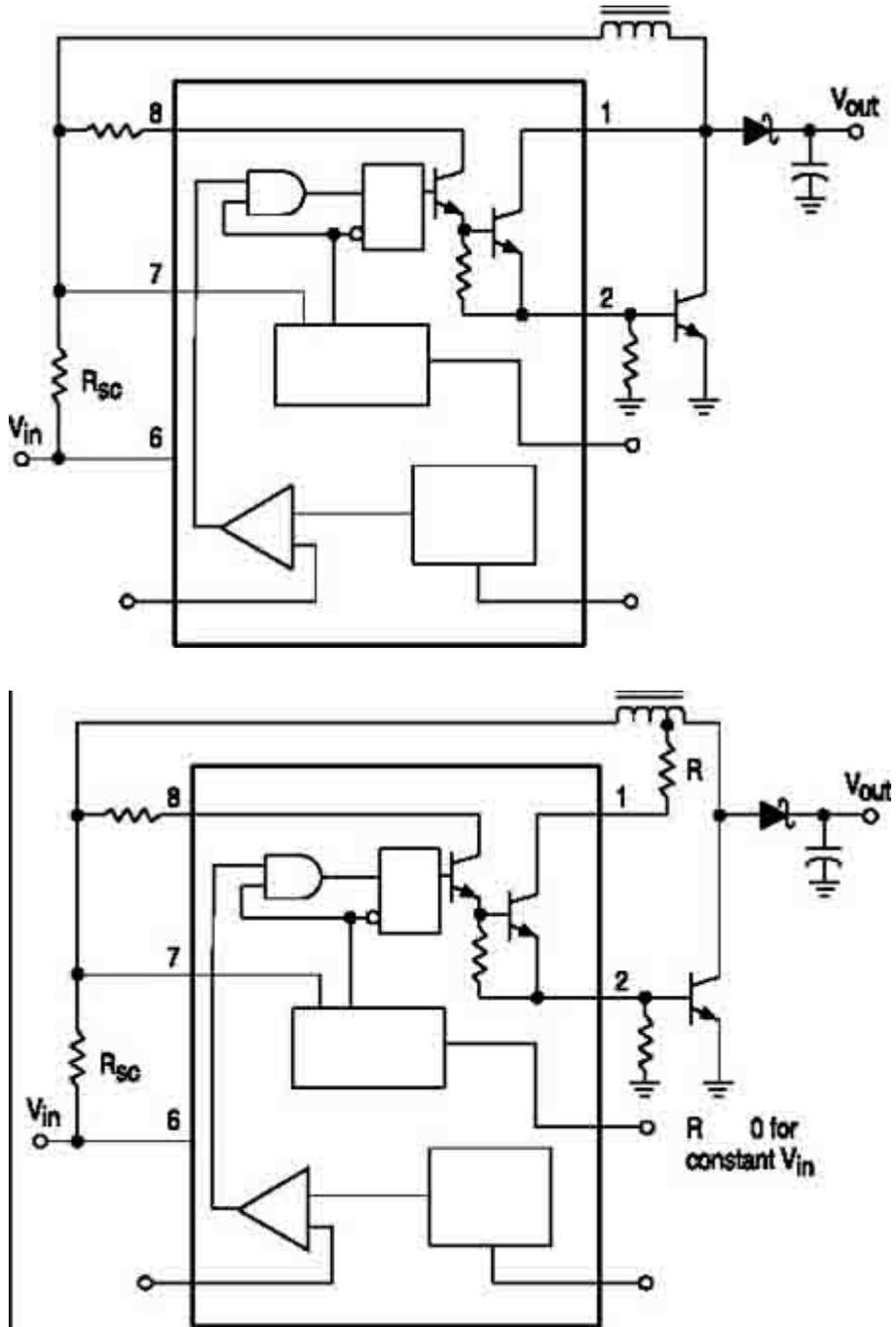


图 2 升压型达林顿及非达林顿接法

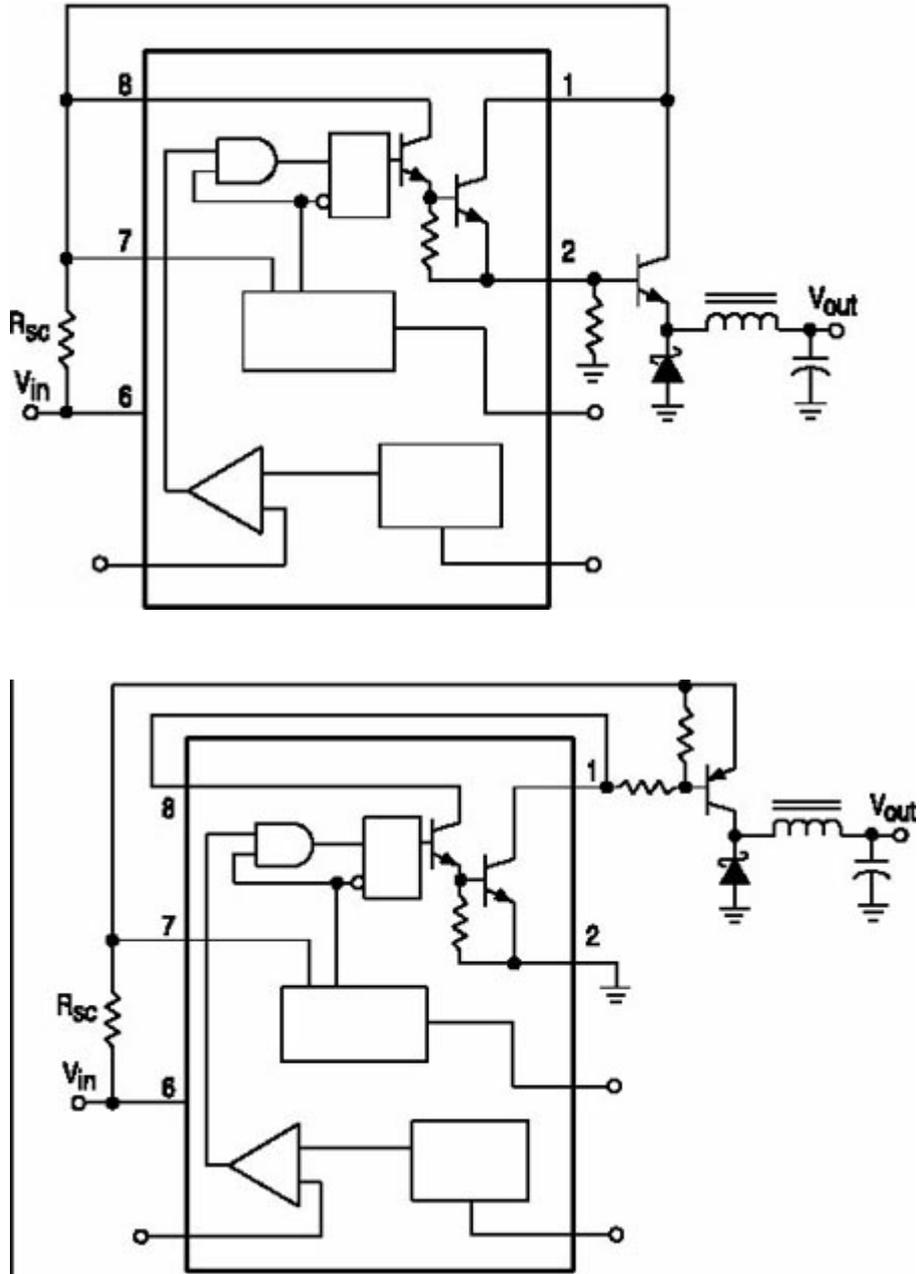


图 3 降压型达林顿及非达林顿接法

采用非达林顿接法，外接三极管可以达到饱和，当达到深度饱和时，由于基区存储了相当的电荷，所以三极管关断的延时就比较长，这就延长了开关导通时间，影响开关频率。达林顿接法虽然不会饱和，但开关导通时压降较大，所以效率也会降低。可以采用抗饱和驱动技术，图 4 所示，此驱动电路可以将 Q1 的  $V_{ce}$  保持在 0.7V 以上，使其导通在弱饱和状态。







## 开关电源的频率和用于 ADSL 性能

对于 ADSL 来说，上行信道分布在 30~100kHz 之间，下行信道分布在 100kHz~1.1MHz 之间。长线连接速率常常是衡量 ADSL 性能的一个重要指标，但在线路很长的时候，下行信道中高频信道衰减得很厉害，所以此时下行低频段的信噪比对长线连接速率就起着至关重要的作用。

开关电源的输出含有开关频率基频及其谐波的纹波成分，一般从基波到 10 次谐波的能量都比较大。如果开关频率为 20kHz，它的谐波为 40kHz、60kHz、80kHz…。这样，从 100~300kHz 的下行信道中就会有 10 个干扰的频率点。而如果开关频率为 100kHz，则干扰点就下降为 2 个，如果开关频率为 1MHz，则下行信道就不会受到干扰，这样就能极大提高下行信道的性能。

### 器件选择要点

1) 只如果外接开关管，最好选择开关三极管或功率 MOS 管，注意耐压和功耗。

2) 如果开关频率很高，电感可选用多线并绕的，以降低趋肤效应的影响。

3) 续流二极管一般选恢复时间短、正向导通电压小的肖特基二极管，但要注意耐压。如果输出电压很小(零点几伏)，就必须使用 MOS 管续流。输出滤波电容一般使用高频电容，可减小输出纹波同时降低电容的温升。在取样电路的上臂电阻并一个 0.1~1 $\mu$ f 电容，可以改善瞬态响应。

### PCB 布局和布线的要点

开关导通和关断都存在一个电流环路，这两个环路都是高频、大电流的环路，所以在布局和布线时都要将此二环路面积设计得最小。用于反馈的取样电压要从输出电容上引出，并注意芯片或开关管的散热。

详细参数请从 [www.bookly.com](http://www.bookly.com) 下载 DATASHEET 。