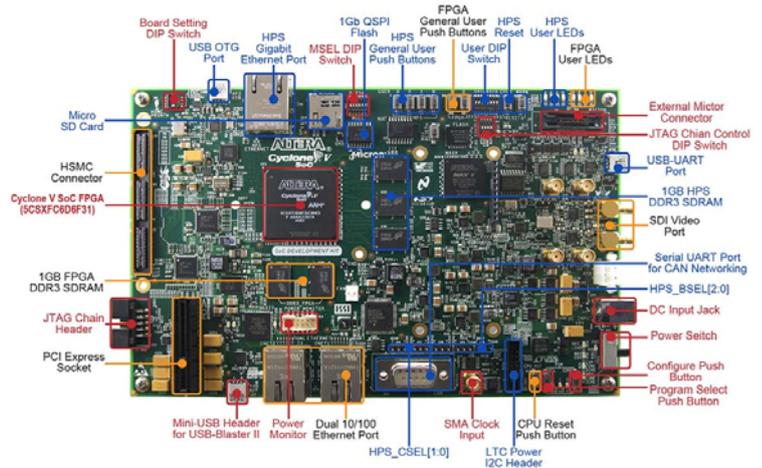
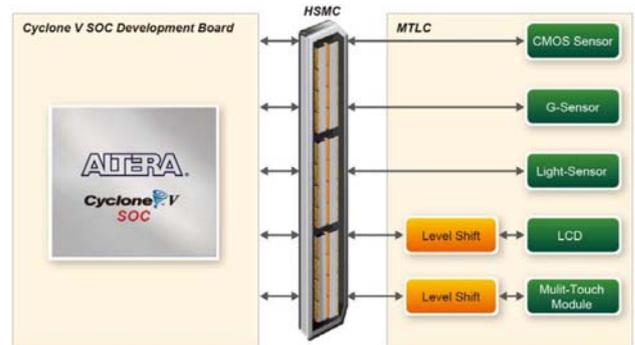


VEEK-MT-C5SoC – Cyclone V SX SoC+タッチパネル/カメラ

Terasic 社 代理店の立野電脳(株)は、Altera 社の Cyclone V SX SoC にタッチパネル液晶とカメラモジュールを接続した評価、開発用ボード VEEK-MT-C5SoC の販売を開始。DE2-115 Cyclone IV ボードと組み合わせた製品 (VEEK-MT) で実績のある 7 インチマルチタッチパネル+5M カメラモジュールを Altera 社の Cyclone V SX SoC 開発キットと組み合わせた構成。

この製品の最大のポイントは、Altera 純正 Cyclone V SX SoC 開発キット (DK-DEV-5CSXC6N) を含んでいること、これにより Altera 社のエンベデッドデザインスイート(EDS)のサブスクリプション版が付属することだ。これに含まれる ARM 開発環境 DS-5 の Altera 版ツールキットは、Linux の下位レベルからアプリケーションレベルの開発とデバッグを強力にサポート。さらに SignalTap II ロジックアナライザを併用することで信号レベルからのトリガを使った CPU 部 (HPS) と FPGA 部間、すなわちハードとソフトのクリティカルな境界部のデバッグにも重宝する。FPGA ボード部と 7 インチタッチパネルとカメラが一体になったモジュール部の HSMC 拡張バス間をケーブルで接続し、モジュールの裏側にボードを固定している。



* FPGA ボード部概要

デバイス	Cyclone V SX	5CSXFC6D6F31C6N
LE 数 (ALM)	LE 換算 110,000	(41,509 ALM)
内部メモリ	5,140Kbit (514 M10K)	その他 MLAB 612Kb 設定可能
乗算器	224(18x19)	(可変精度 DSP ブロック 112)
高速トランシーバ	3.125Gbps (9ch)	
HPS 部	Dual ARM® Cortex-A9 800MHz、キャッシュ等メモリ、各種コントローラ	
外部 DRAM	1GB DDR3(FPGA 部), 1GB DDR3 with ECC(HPS 部)	
外部その他メモリ	256Mb QSPI Flash, 512Mb CFI Flash, 32kb I2C EEPROM, MicroSD ソケット	
I/F ポート	x4 Gen1 PCI Express スロット、USB2.0 OTG、1xGigabit、2x10/100 Ethernet SDI, CAN, USB-UART, リアルタイムクロック, HSMC 拡張バス	

* 7 インチタッチパネル液晶+5M カメラモジュール部概要

静電 LCD タッチスクリーン	7 インチ 800x480 RGB TFT-LCD, LED バックライト付
5M イメージセンサ	2592Hx1944V、12bit ADC、RGB Bayer パターン、GRR Shutter 15fps(Full 解像度時)、70fps(VGA 解像度時)
デジタル加速度センサ	13bit (+/-16g)、SPI I/F
照度センサ	16bit 出力、I2C I/F(400KHz)

Terasic Inc. 正規代理店

立野電脳株式会社 EXT 営業

各商標の権利は、それぞれの所有者に帰属します。このカタログの内容、製品仕様等は、予告なく変更される場合があります。1/5/2015 改訂

立野電脳 EXT 営業部
E-mail : sales@dsp-tdi.com

〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000 FAX.0428-77-7010

URL <http://www.dsp-tdi.com/>