

CONDENSATEURS CERAMIQUE HAUTE TENSION CLASSES 1 ET 2

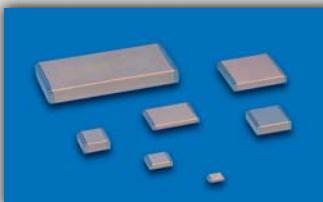
HIGH VOLTAGE CERAMIC CAPACITORS CLASS 1 AND 2

SOMMAIRE

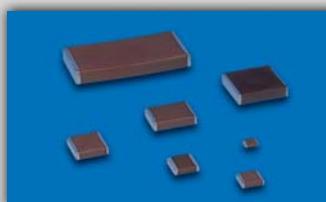
Généralités sur les condensateurs céramique haute tension classes 1 et 2	p. 78
Feuilles particulières sur les condensateurs céramique haute tension classes 1 et 2	p. 80

REPERTOIRE

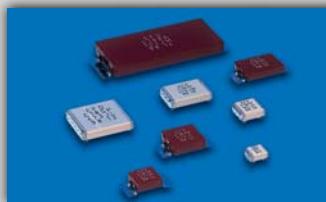
Modèle Model	Classe Class	Gamme de capacités Capacitance range	Gamme de tensions Voltage range	Gamme de tolérances Tolerances range	Page
-----------------	-----------------	---	------------------------------------	---	------



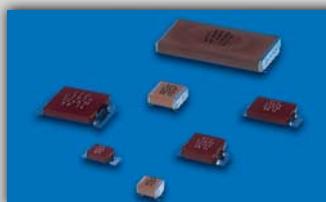
C 179 à / to C 188	1	10 pF à / to 1 µF	200 V à / to 10 000 V	± 1 % ± 2 % ± 5 % ± 10 % ± 20 %	80
--------------------------	---	-------------------------	-----------------------------	---	----



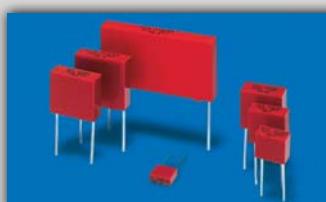
C 279 à / to C 288	2	100 pF à / to 39 µF	200 V à / to 10 000 V	± 10 % ± 20 %	82
--------------------------	---	---------------------------	-----------------------------	------------------	----



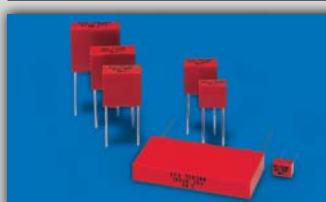
C 180 P - PL - R à / to C 188 P - PL - R	1	10 pF à / to 1 µF	200 V à / to 10 000 V	± 1 % ± 2 % ± 5 % ± 10 % ± 20 %	84
--	---	-------------------------	-----------------------------	---	----



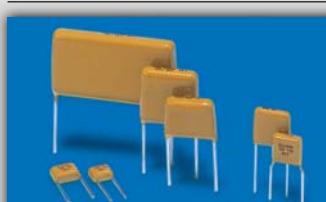
C 280 P - PL - R à / to C 288 P - PL - R	2	150 pF à / to 39 µF	200 V à / to 10 000 V	± 10 % ± 20 %	86
--	---	---------------------------	-----------------------------	------------------	----



TCK 179 à / to TCK 188	1	10 pF à / to 1 µF	200 V à / to 10 000 V	± 5 % ± 10 % ± 20 %	88
------------------------------	---	-------------------------	-----------------------------	---------------------------	----



TCK 279 à / to TCK 288	2	100 pF à / to 39 µF	200 V à / to 10 000 V	± 10 % ± 20 %	90
------------------------------	---	---------------------------	-----------------------------	------------------	----



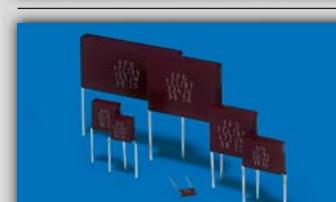
TCF 179 à / to TCF 188	1	10 pF à / to 1 µF	200 V à / to 5 000 V	± 5 % ± 10 % ± 20 %	92
------------------------------	---	-------------------------	----------------------------	---------------------------	----

CONDENSATEURS CERAMIQUE HAUTE TENSION CLASSES 1 ET 2

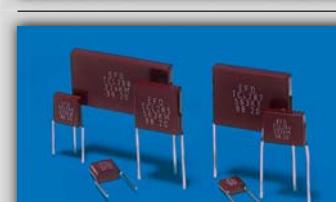
HIGH VOLTAGE CERAMIC CAPACITORS CLASS 1 AND 2

REPERTOIRE

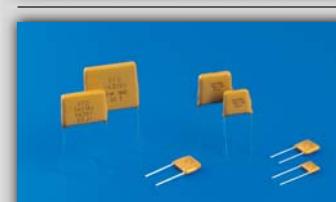
Modèle Model	Classe Class	Gamme de capacités Capacitance range	Gamme de tensions Voltage range	Gamme de tolérances Tolerances range	Page
TCF 279 à / to TCF 288	2	100 pF à / to 39 µF	200 V à / to 5 000 V	± 10 % ± 20 %	94



TCL 179 à / to TCL 188	1	10 pF à / to 1 µF	200 V à / to 10 000 V	± 5 % ± 10 % ± 20 %
------------------------------	---	-------------------------	-----------------------------	---------------------------



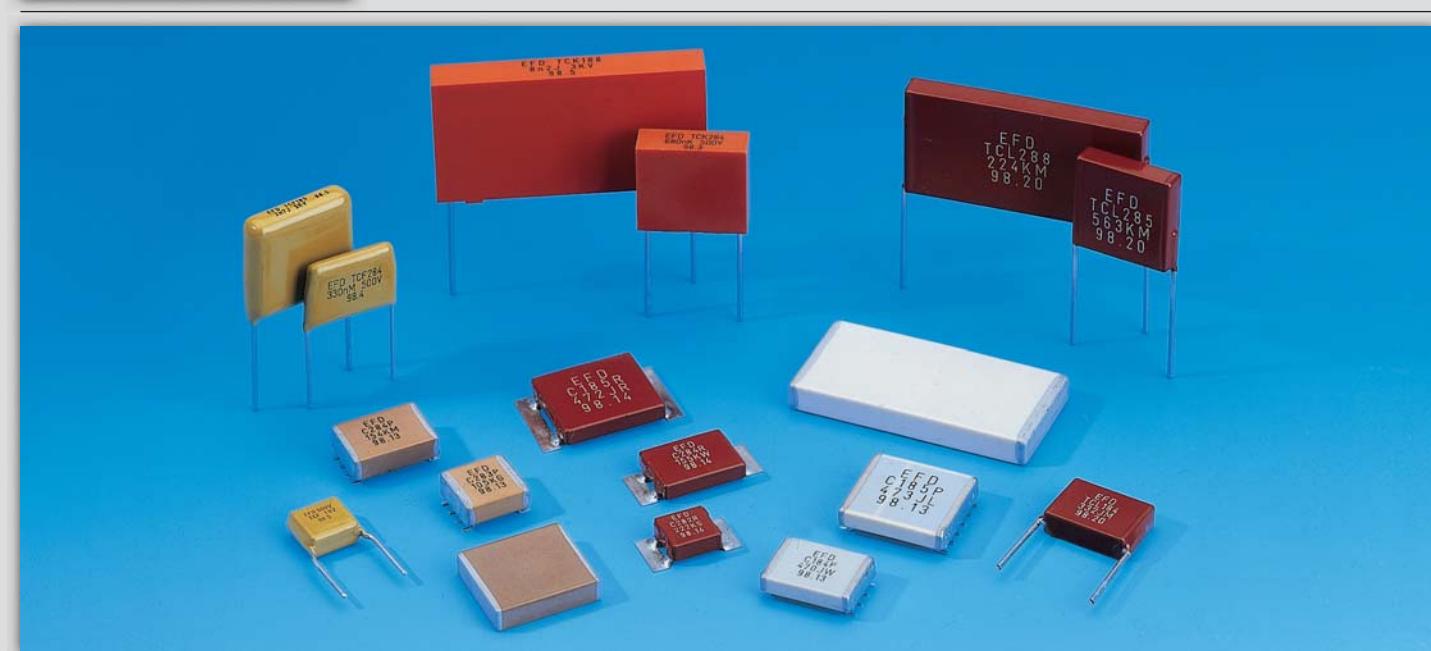
TCL 279 à / to TCL 288	2	100 pF à / to 39 µF	200 V à / to 10 000 V	± 10 % ± 20 %
------------------------------	---	---------------------------	-----------------------------	------------------



TKD 179 à / to TKD 185	1	12 pF à / to 56 nF	500 V à / to 5 000 V	± 5 % ± 10 % ± 20 %
------------------------------	---	--------------------------	----------------------------	---------------------------



TKD 279 à / to TKD 285	2	180 pF à / to 1,2 µF	500 V à / to 5 000 V	± 10 % ± 20 %
------------------------------	---	----------------------------	----------------------------	------------------



GENERALITES

Les condensateurs céramique multicouches "haute tension" conçus par **EUROFARAD** sont adaptés à des applications du domaine de l'électronique. Ces condensateurs ont été développés avec deux types de diélectrique, classe 1 et classe 2, correspondant aux spécifications essentielles des normes.

LES DIELECTRIQUES DE CLASSE 1

A base d'oxyde de titane et de divers oxydes rigoureusement sélectionnés, ils possèdent une excellente stabilité de tous leurs paramètres sous les différentes contraintes : temps, température, tension appliquée. Par exemple leur "facteur de qualité" reste dans un très large domaine de fréquences. A titre d'exemple, la tangente de l'angle de pertes à 1 MHz a une valeur typique de l'ordre de 3.10^{-4} .

Ces caractéristiques leur permettent de tenir sans échauffement notable des régimes impulsifs à fronts raides. Les différents paramètres et leurs évolutions sont indiqués par les courbes des figures 8, 9, 20, 46 et 47.

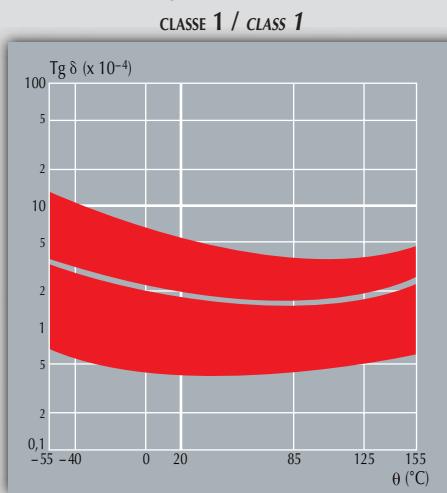


Fig. 46 Evolution de la tangente en fonction de la température.
Loss angle tangent change vs temperature.

GENERAL INFORMATION

*High voltage multilayer ceramic capacitors designed by **EUROFARAD** are adapted to applications in electronics. They are available in class 1 and 2 dielectric versions complying with the main requirements of applicable standards.*

CLASS 1 DIELECTRICS

Made of titanium oxide and other various selected oxides, they feature unique stability of all parameters under such constraints as operating time, temperature, voltage supply. For example, the quality factor remains very high over an extremely wide frequency range. As an example, loss angle tangent value at 1 MHz is typically in the order of 3.10^{-4} . These characteristics make them compatible with steep-edge impulse mode without noticeable temperature rise. The different parameters and related variations are illustrated in figures 8, 9, 20, 46 and 47.

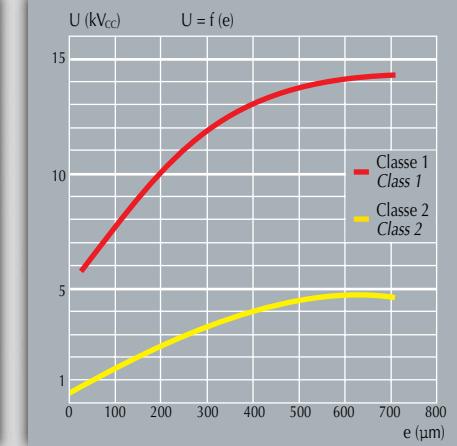
CLASSES 1 ET 2 / CLASS 1 AND 2

Fig. 47 Tension de claquage du diélectrique en fonction de son épaisseur à 20°C.
Dielectric breakdown voltage vs thickness at 20 °C.

LES DIELECTRIQUES DE CLASSE 2

Ils sont constitués essentiellement de titanate de baryum modifié par différents oxydes pour obtenir les propriétés électriques recherchées.

L'utilisation d'un diélectrique spécifique autorise en particulier une excellente tenue aux surtensions. La constante diélectrique est élevée et permet de réaliser des condensateurs de forte valeur de capacité.

Pour utiliser ces condensateurs dans de bonnes conditions il convient de tenir compte des propriétés particulières des diélectriques à base de titanate de baryum en fonction des différents paramètres dont les évolutions sont indiquées par les figures 11, 15, 34, 36 et 47 à 51.

Face à la diversité des applications, il a été réalisé des familles de condensateurs pouvant être montés sur circuits hybrides ou implantés sur circuits imprimés avec des tensions nominales de 200 V_{CC} à 10 kV_{CC}.

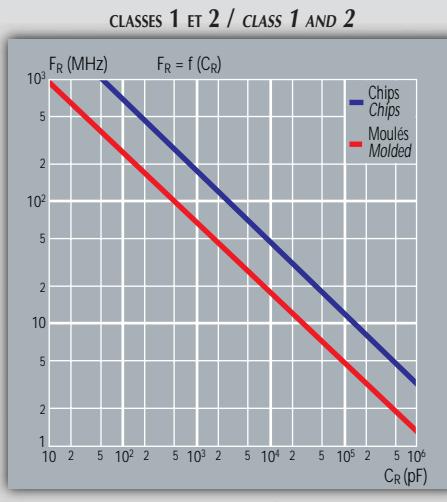


Fig. 48 Fréquence de résonance en fonction de la capacité.
Resonant frequency vs capacitance.

CLASS 2 DIELECTRICS

They are mainly made of barium titanate modified by various oxides to achieve the electrical properties required.

The use of a specific ceramic provides particularly an excellent dielectric strength. High dielectric constant enables to achieve high capacitance values.

For optimum use, it is required to consider the specific properties of barium titanate in accordance with operating parameter variations illustrated in figures 11, 15, 34, 36, and 47 thru 51.

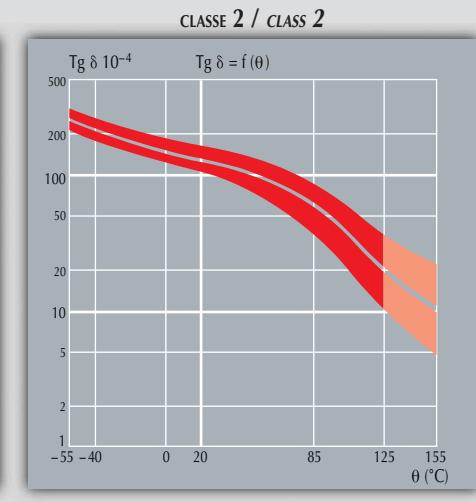


Fig. 49 Evolution de la tangente en fonction de la température.
Loss angle tangent change vs temperature.

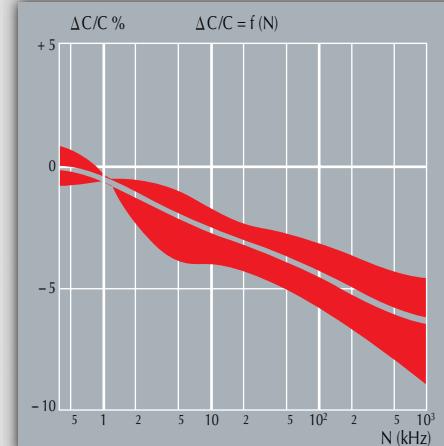
CLASSE 2 / CLASS 2

Fig. 50 Variation de la capacité en fonction de la fréquence.
Relative capacitance change vs frequency.

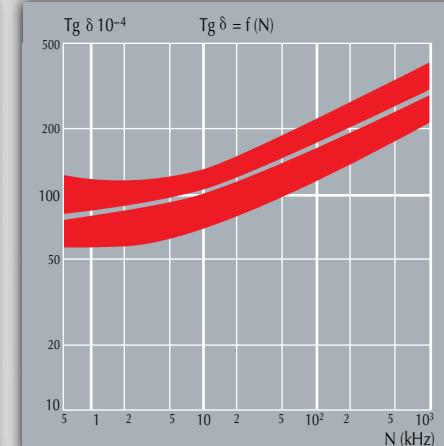
CLASSE 2 / CLASS 2

Fig. 51 Evolution de la tangente de l'angle de pertes en fonction de la fréquence à 20°C.
Loss angle tangent change vs frequency at 20 °C.

BOITIERS ET PRESENTATION

Pour optimiser les dimensions en fonction du produit CV pour les deux types de diélectrique, il a été créé 9 formats (L x W) avec des épaisseurs différentes.

Plusieurs finitions sont proposées pour optimiser ces composants en fonction des caractéristiques des circuits d'implantation et des conditions d'utilisation :

- condensateurs chips (séries C 180 et C 280) étamés à la demande,
- condensateurs moulés (résine époxy semi-dure) pour les conditions climatiques les plus sévères (séries TCK 180 et TCK 280),
- condensateurs enrobés pour les circuits à trous traversants (séries TKD 180 et TKD 280 ainsi que les séries TCF 180 et TCF 280),
- condensateurs pour des applications où des impératifs d'encombrement existent avec peu de risque d'agression des composants par des contraintes extérieures ou encore qui seront surmoulés par l'utilisateur (séries TCL 180 et TCL 280).
- d'autres présentations, par exemple avec rubans pour report à plat (séries C 180 P et C 280 P, C 180 R et C 280 R) sont possibles. Cette configuration est particulièrement recommandée pour les applications de montage en surface (annihilation des stress dus aux différences de coefficients de dilatation entre céramiques et circuit, minimisation des chocs mécaniques et thermiques).
- Other presentations, for example with ribbons for surface mount (series C 180 P and C 280 P, C 180 R and C 280 R) are available. This configuration is recommended for surface mount applications (eliminates stress due to dilation caused by differences in temperature coefficients between the ceramic and circuit board and minimises mechanical and thermal shock).

CONDENSATEURS A USAGE SPATIAL

Les condensateurs chips et "à piquer" sont disponibles pour des applications spatiales, à l'exception de quelques valeurs extrêmes.

Le Service Commercial d'**EUROFARAD** fournit sur demande toutes précisions complémentaires sur ces composants (modèles avec suffixe S) faisant l'objet de spécifications SCC spécifiques.

CASES AND PRESENTATION

Nine case formats (Length x Height) of different thickness are available to optimize the dimensions in accordance with CV product.

Several finish versions are proposed to optimize the components in compliance with circuit characteristics and operating conditions :

- chip capacitors with optional tinning of terminations (series C 180 / C 280),
- molded capacitors (semi-hard epoxy resin) suited to the most demanding environmental conditions (series TCK 180 / TCK 280),
- dipped capacitors suited to through-hole circuits (series TKD 180 / TKD 280 and also TCF 180 / TCF 280),
- capacitors suited to applications where reduced size is required with minimum exposure to external constraints, or to applications requiring overmolding by the user (Series TCL 180 / TCL 280),
- Other presentations, for example with ribbons for surface mount (series C 180 P and C 280 P, C 180 R and C 280 R) are available. This configuration is recommended for surface mount applications (eliminates stress due to dilation caused by differences in temperature coefficients between the ceramic and circuit board and minimises mechanical and thermal shock).

CAPACITORS FOR SPACE APPLICATIONS

Chip and molded capacitors are available for space applications with the exception of extreme values.

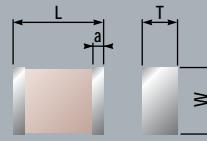
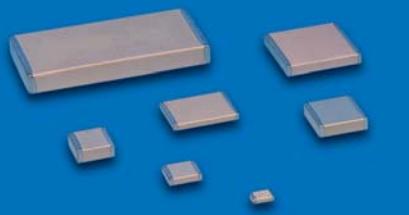
Further information on these components (identified by suffix letter "S") meeting SCC specifications is available on request.

C 179 à/to C 182

CONDENSATEURS CHIPS CÉRAMIQUE CLASSE 1

CERAMIC CHIP CAPACITORS CLASS 1

**HAUTE TENSION
HIGH VOLTAGE**



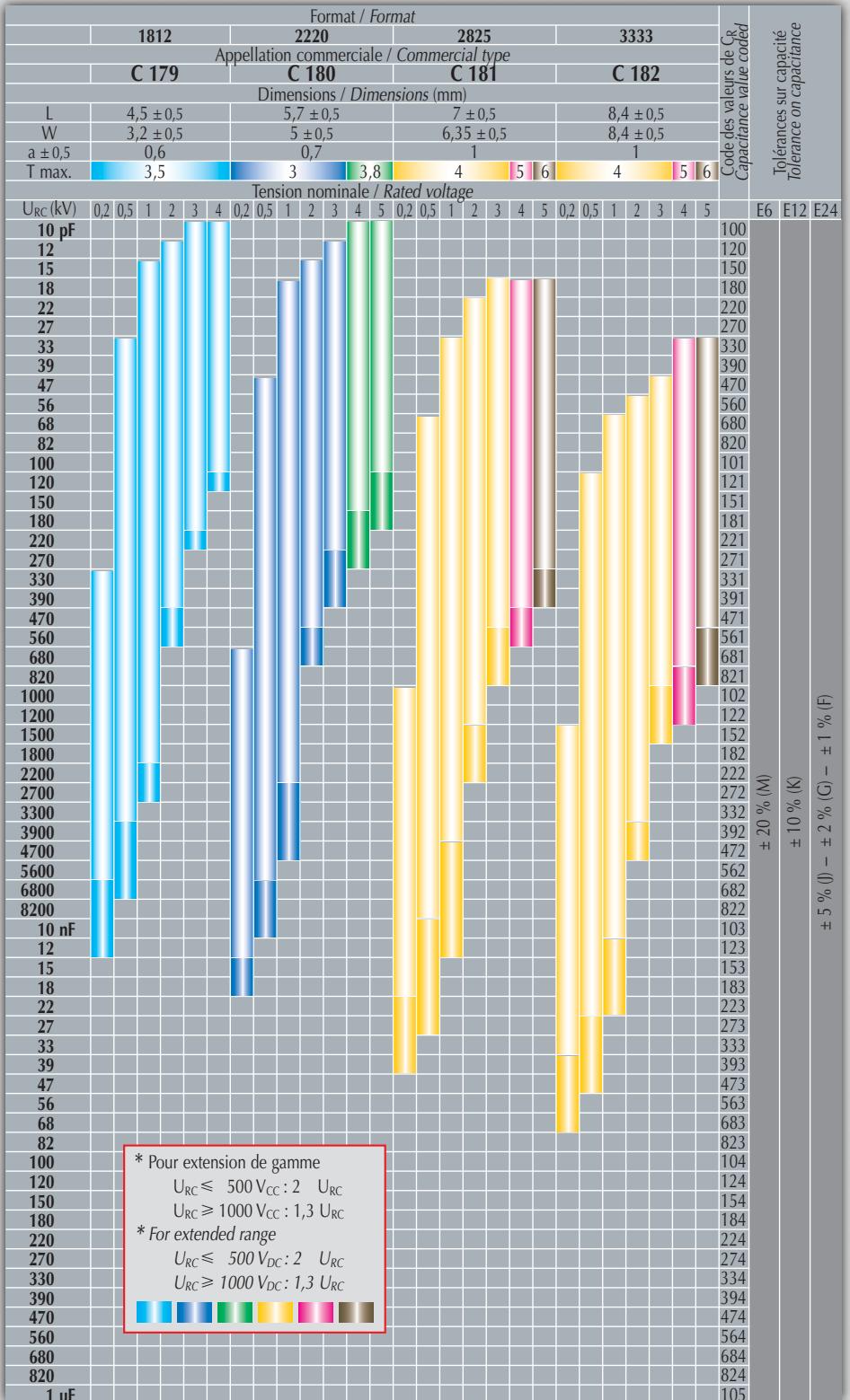
L, W, T, pour chips étamé : (option E ou H) : + 0,5 mm
L, W, T, for tinned chips : (option E or H) : + 0,5 mm

Diélectrique	Céramique classe 1
Technologie	Chips multicouches armatures métalliques
CARACTÉRISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour U _{RC} ≤ 500 V _{CC}	2,5 U _{RC}
pour U _{RC} ≥ 1 000 V _{CC}	1,6 U _{RC}
Tangente δ à 1 MHz	≤ 1,5 (150 + 7) · 10 ⁻⁴
C _R < 50 pF	≤ 1,5 (C _R + 7) · 10 ⁻⁴
50 pF ≤ C _R < 1 000 pF	≤ 15 · 10 ⁻⁴
Tangente δ à 1 kHz	≤ 15 · 10 ⁻⁴
C _R ≥ 1 000 pF	≤ 15 · 10 ⁻⁴
Résistance d'isolement	
sous U _{RC} pour U _{RC} ≤ 500 V _{CC}	
sous 500 V _{CC} pour U _{RC} > 500 V _{CC}	
pour C _R < 10 nF	≥ 100 000 MΩ
pour C _R > 10 nF	≥ 1 000 MΩ · µF
MARQUAGE Sur demande	

Dielectric	Ceramic class 1
Technology	Multilayer chips metal armature
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for U _{RC} ≤ 500 V _{DC}	2,5 U _{RC}
for U _{RC} ≥ 1 000 V _{DC}	1,6 U _{RC}
Tangent δ at 1 MHz	≤ 1,5 (150 + 7) · 10 ⁻⁴
C _R < 50 pF	≤ 1,5 (C _R + 7) · 10 ⁻⁴
50 pF ≤ C _R < 1 000 pF	≤ 15 · 10 ⁻⁴
Tangent δ at 1 kHz	≤ 15 · 10 ⁻⁴
C _R ≥ 1 000 pF	≤ 15 · 10 ⁻⁴

Insulation resistance	
under U _{RC} for U _{RC} ≤ 500 V _{DC}	≥ 100 000 MΩ
under 500 V _{DC} for U _{RC} > 500 V _{DC}	≥ 1 000 MΩ · µF
for C _R ≤ 10 nF	≥ 100 000 MΩ
for C _R > 10 nF	≥ 1 000 MΩ · µF

MARKING On request



* Pour extension de gamme

U_{RC} ≤ 500 V_{CC} : 2 U_{RC}
U_{RC} ≥ 1 000 V_{CC} : 1,3 U_{RC}

* For extended range

U_{RC} ≤ 500 V_{DC} : 2 U_{RC}
U_{RC} ≥ 1 000 V_{DC} : 1,3 U_{RC}

Finition : (Ag-Pd) ou H : tous modèles

E, C, G : de C 179 à C 182

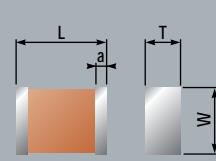
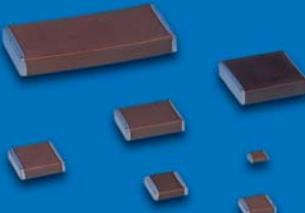
Finition : (Ag-Pd) or H : all types

C 279 à/to C 282

CONDENSATEURS CHIPS CÉRAMIQUE CLASSE 2

CERAMIC CHIP CAPACITORS CLASS 2

**HAUTE TENSION
HIGH VOLTAGE**



L, W, T, pour chips étamé : (option E ou H) : + 0,5 mm
L, W, T, for tinned chips : (option E or H) : + 0,5 mm

Diélectrique Céramique classe 2
Technologie Chips multicouches
 armatures métalliques

CARACTÉRISTIQUES ELECTRIQUES

Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour U _{RC} = 200 V _{CC}	2,5 U _{RC}
pour U _{RC} = 500 V _{CC}	2 U _{RC}
pour U _{RC} = 1 000 V _{CC}	1,5 U _{RC}
pour U _{RC} ≥ 2 000 V _{CC}	1,2 U _{RC}
Tangente δ à 1 kHz	≤ 250.10 ⁻⁴
Résistance d'isolation	
sous U _{RC} pour U _{RC} ≤ 500 V _{CC}	
sous 500 V _{CC} pour U _{RC} > 500 V _{CC}	
pour C _R ≤ 25 nF	≥ 20 000 MΩ
pour C _R > 25 nF	≥ 500 MΩ.μF
MARQUAGE	Sur demande

Dielectric Ceramic class 2
Technology Multilayer chips
 metal armature

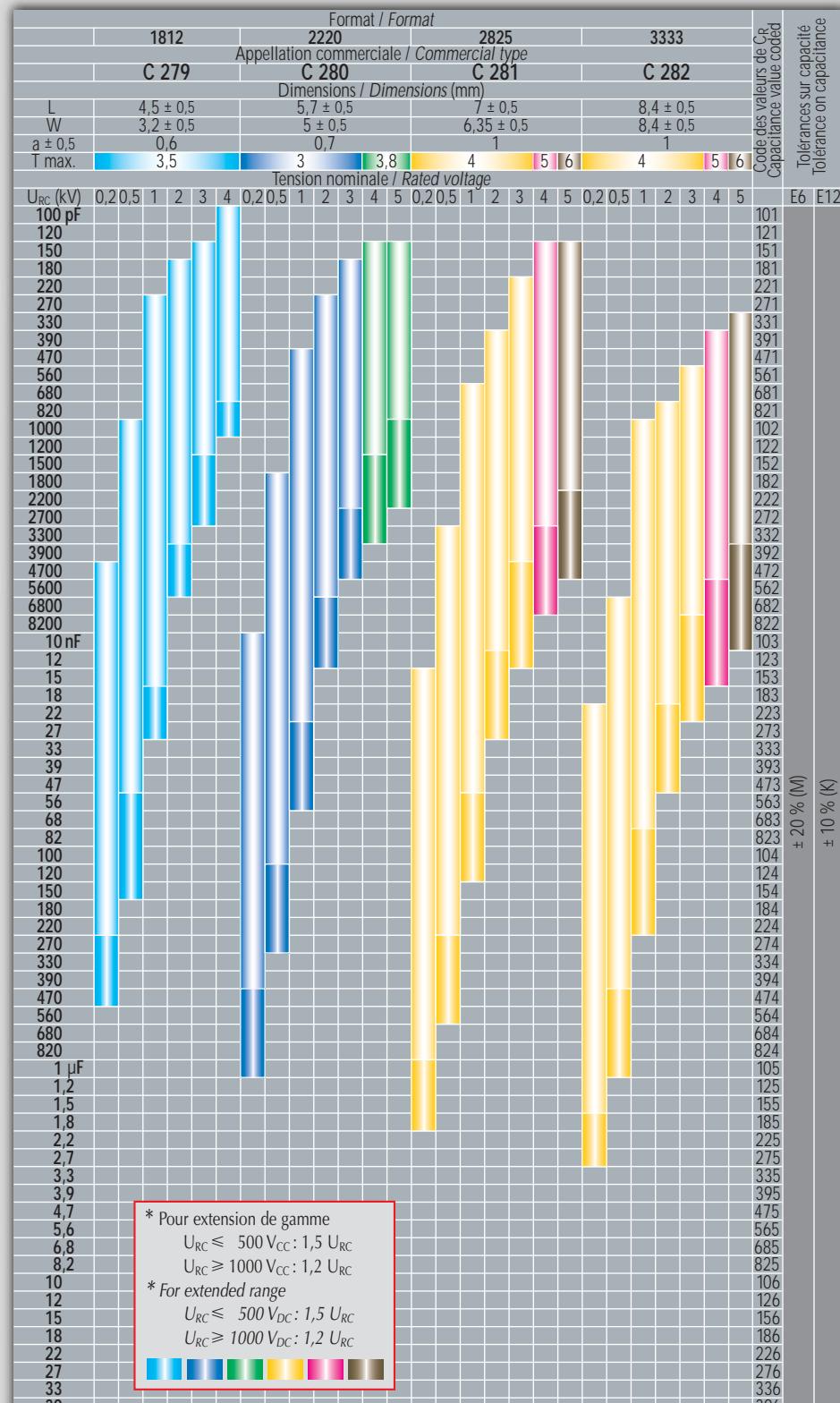
ELECTRICAL CHARACTERISTICS

Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for U _{RC} = 200 V _{DC}	2,5 U _{RC}
for U _{RC} = 500 V _{DC}	2 U _{RC}
for U _{RC} = 1 000 V _{DC}	1,5 U _{RC}
for U _{RC} ≥ 2 000 V _{DC}	1,2 U _{RC}
Tangent δ at 1 kHz	≤ 250.10 ⁻⁴
Insulation resistance	
under U _{RC} for U _{RC} ≤ 500 V _{DC}	
under 500 V _{DC} for U _{RC} > 500 V _{DC}	
for C _R ≤ 25 nF	≥ 20 000 MΩ
for C _R > 25 nF	≥ 500 MΩ.μF
MARKING	On request

CONDENSATEURS CHIPS CÉRAMIQUE CLASSE 2

CERAMIC CHIP CAPACITORS CLASS 2

**HAUTE TENSION
HIGH VOLTAGE**



Finition : (Ag-Pd) ou H : tous modèles
E, C, G : de C 279 à C 282
Finition : (Ag-Pd) or H : all types
E, C, G : from C 279 to C 282

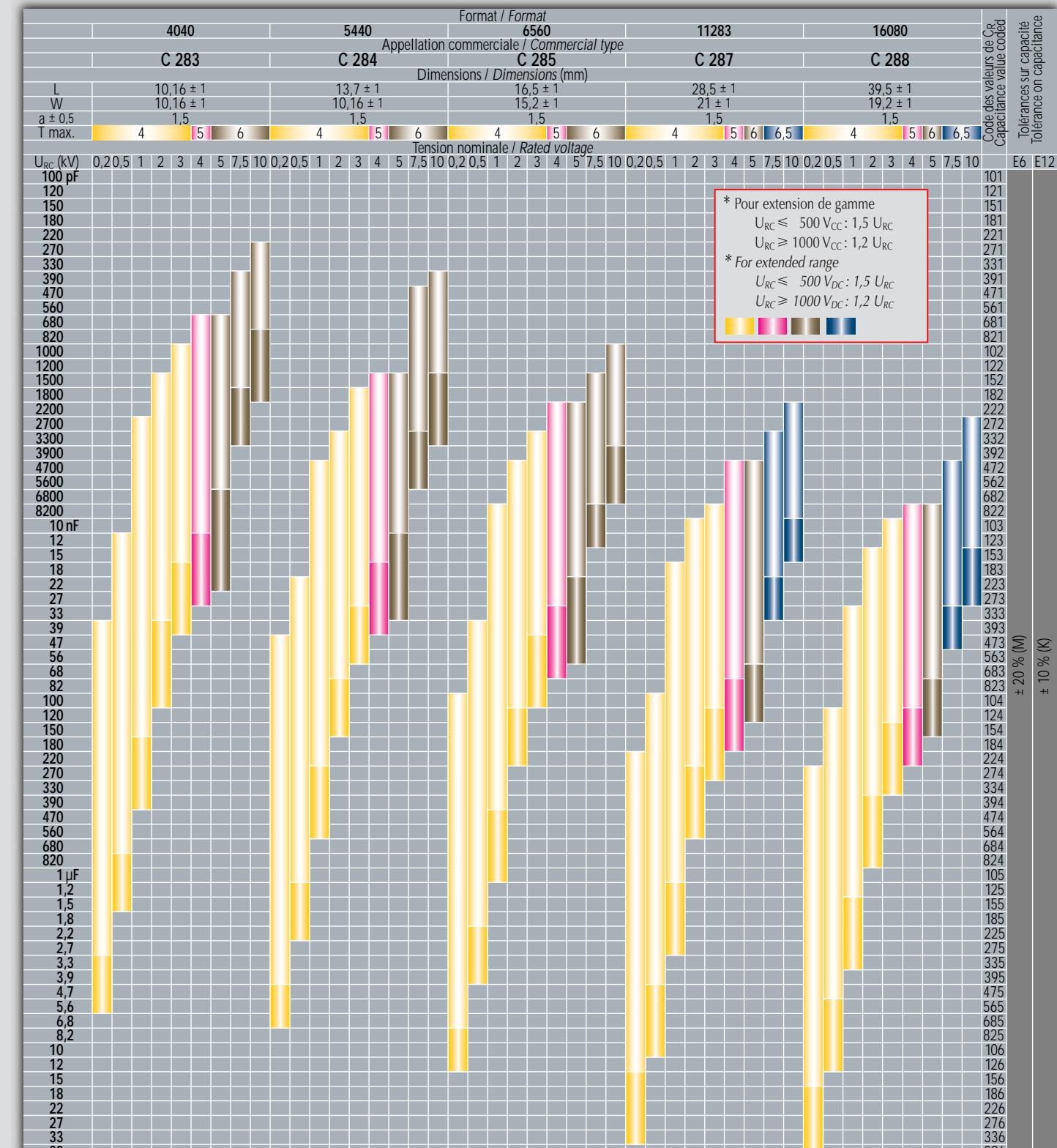
Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Option : Etamé Option : Tinned	Tension nominale Rated voltage	
C 282	H	2200 pF	
		10 %	
		4000 V	
Capacité Capacitance		Tolérance Tolerance	

CONDENSATEURS CHIPS CÉRAMIQUE CLASSE 2

CERAMIC CHIP CAPACITORS CLASS 2

**HAUTE TENSION
HIGH VOLTAGE**



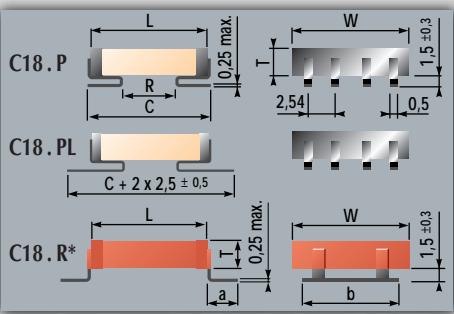
Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Option : Etamé Option : Tinned	Tension nominale Rated voltage	
C 285	H	2200 pF	
		10 %	
		4000 V	
Capacité Capacitance		Tolérance Tolerance	

C 280 S à / to C 285 S

Modèles destinés à une utilisation spatiale.
Consulter notre Service Commercial.
Models for space applications.
Contact our Commercial department.

**C 180 P - PL - R* à/to
C 182 P - PL - R***



Diélectrique Céramique classe 1
Technologie Chips multicoques pour report en surface
• connexions "DIL" (P)(PL)
• rubans (chips vernis) (R*)

CARACTERISTIQUES ELECTRIQUES
Catégorie climatique 55/125/56
Température d'utilisation -55°C + 125°C
Tension nominale U_{RC} 200 V - 10 000 V
Tension de tenue (sauf extension de gamme)**
pour U_{RC} ≤ 500 V_{CC} 2,5 U_{RC}
pour U_{RC} ≥ 1 000 V_{CC} 1,6 U_{RC}
Tangente δ à 1 MHz C_R < 50 pF ≤ 1,5 (150 + 7) · 10⁻⁴
50 pF ≤ C_R < 1 000 pF ≤ 15 · 10⁻⁴
Tg δ à 1 kHz C_R ≥ 1 000 pF ≤ 15 · 10⁻⁴
Résistance d'isolation sous U_{RC} pour U_{RC} ≤ 500 V_{CC}
sous 500 V_{CC} pour U_{RC} > 500 V_{CC}
pour C_R ≤ 10 nF ≥ 100 000 MΩ
pour C_R > 10 nF ≥ 1 000 MΩ · μF

Dielectric Ceramic class 1
Technology Multilayer chips for surface mounting
• "DIL" connection leads (P)(PL)
• Ribbon leads (varnished chips) (R*)

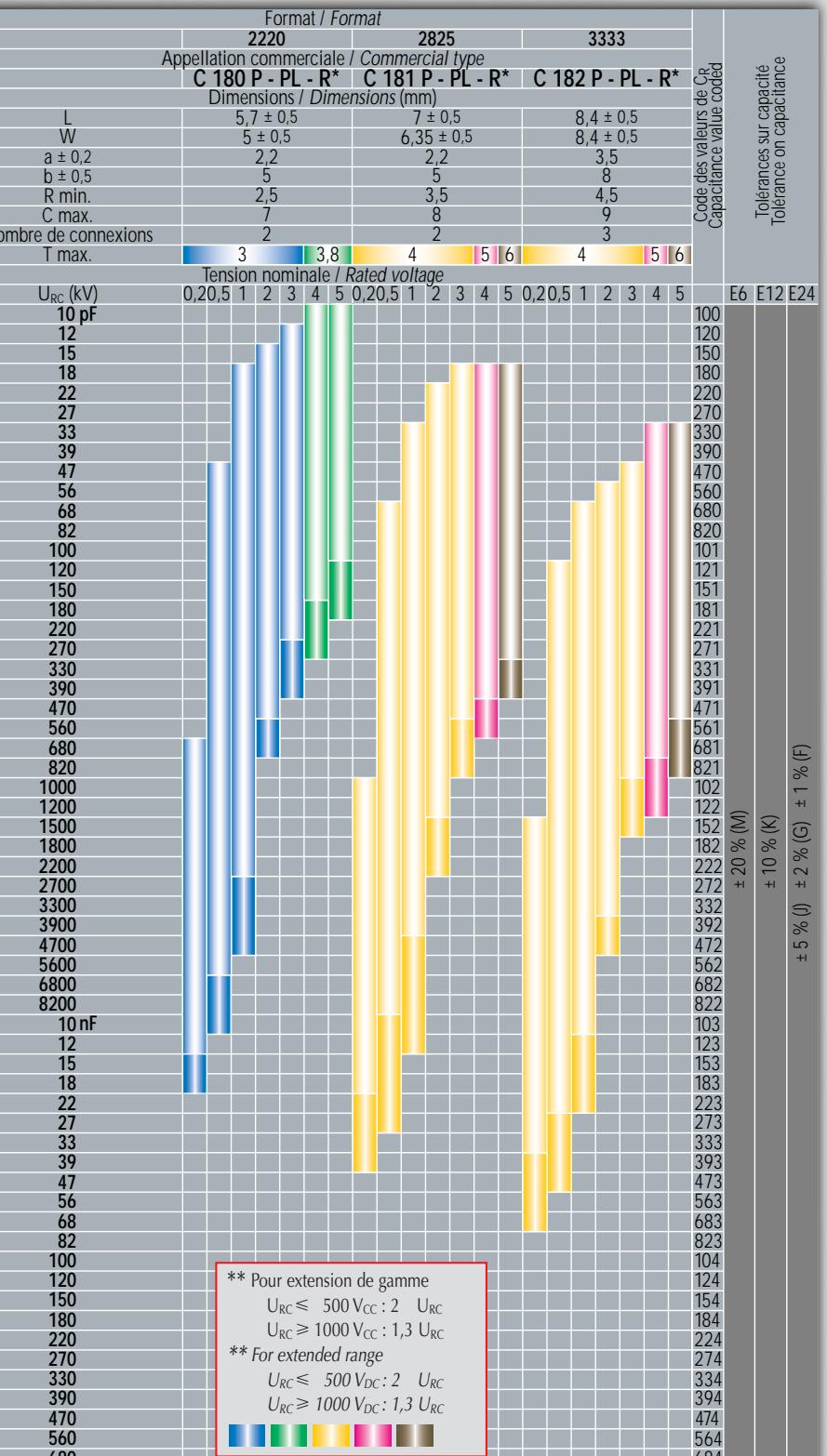
ELECTRICAL CHARACTERISTICS
Climatic category 55/125/56
Operating temperature -55°C + 125°C
Rated voltage U_{RC} 200 V - 10 000 V
Test voltage (except extended range)**
for U_{RC} ≤ 500 V_{DC} 2,5 U_{RC}
for U_{RC} ≥ 1 000 V_{DC} 1,6 U_{RC}
Tangent δ at 1 MHz C_R < 50 pF ≤ 1,5 (150 + 7) · 10⁻⁴
50 pF ≤ C_R < 1 000 pF ≤ 15 · 10⁻⁴
Tg δ at 1 kHz C_R > 1 000 pF ≤ 15 · 10⁻⁴

Insulation resistance under U_{RC} for U_{RC} ≤ 500 V_{DC}
under 500 V_{DC} for U_{RC} > 500 V_{DC}
for C_R ≤ 10 nF ≥ 100 000 MΩ
for C_R > 10 nF ≥ 1 000 MΩ · μF

MARQUAGE **MARKING**
Modèle Model
Capacité Capacitance
Tolérance Tolerance
Tension*** Voltage***
Date-code Date-code

CONDENSATEURS CHIPS CERAMIQUE CLASSE 1

CERAMIC CHIP CAPACITORS CLASS 1



* Option RU : modèles non vernis
Option RU : uncoated models

Sur demande : série C 180 N / NU à C 188 N / NU
On request : serie C 180 N / NU to C 188 N / NU

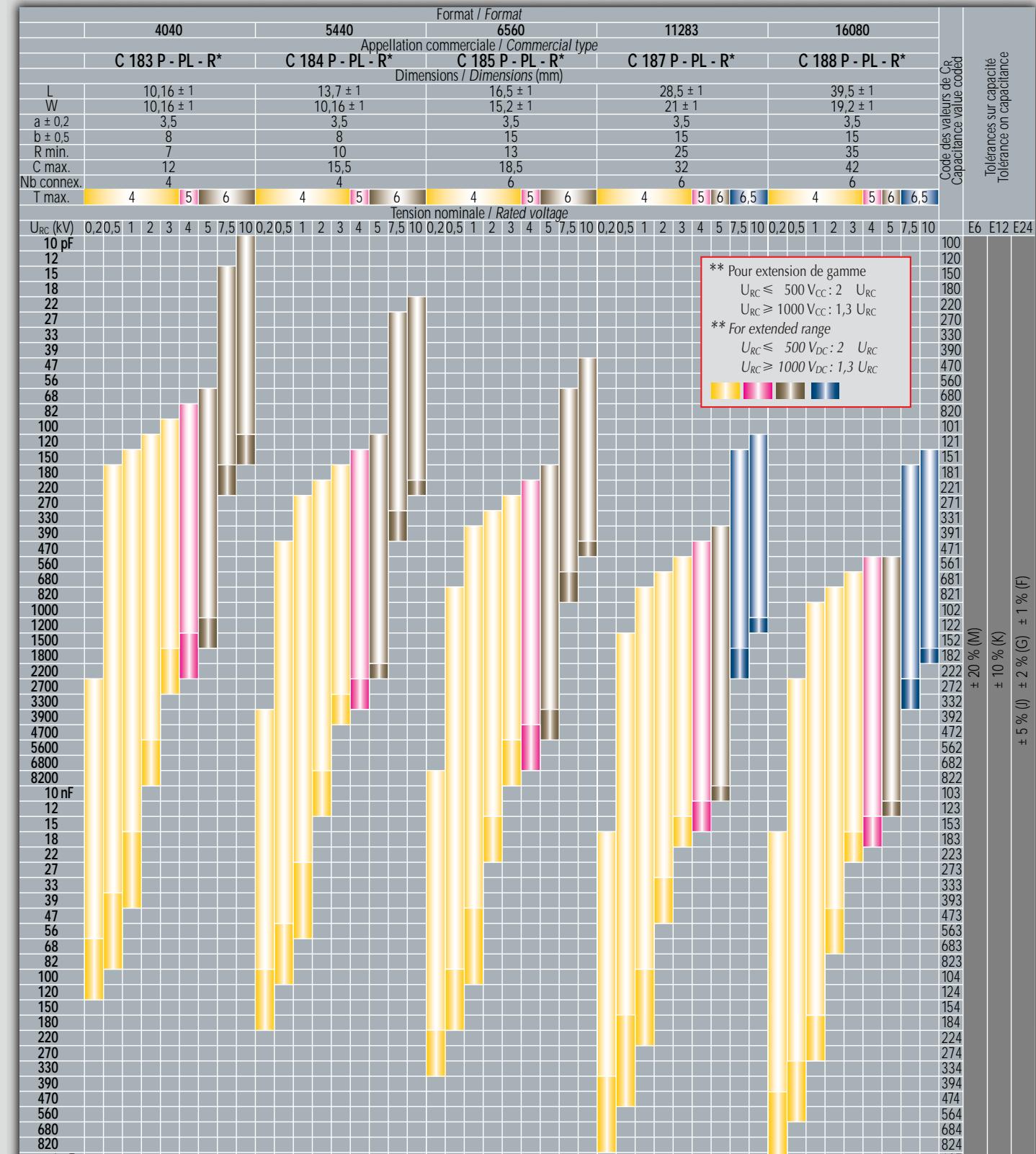
Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage		
C 182 R	1000 pF	10 %	2000 V
	Capacité Capacitance	Tolérance Tolerance	
	C 182 R	1000 pF	10 %
	Capacité Capacitance	Tolérance Tolerance	

*** En clair ou en code (voir page 38)
Clear or coded (see page 38)

CONDENSATEURS CHIPS CERAMIQUE CLASSE 1

CERAMIC CHIP CAPACITORS CLASS 1

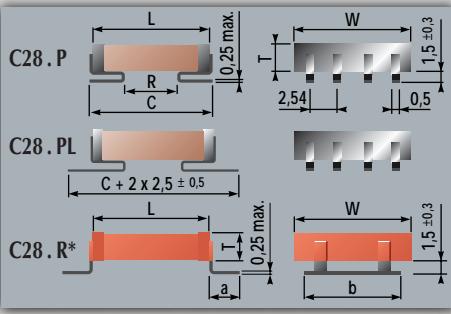


**C 180 PS à / to C 185 PS
C 180 PLS à / to C 185 PLS
C 180 RS à / to C 185 RS**
Modèles destinés à une utilisation spatiale.
Consulter notre Service Commercial.
Models for space applications.
Contact our Commercial department.

Appellation commerciale Commercial type	Tension nominale Rated voltage		

<tbl_r cells="4" ix="4" maxcspan="1" maxrspan="

**C 280 P - PL - R* à/to
C 282 P - PL - R***



Diélectrique	Céramique classe 2
Technologie	Chips multicoques pour report en surface
• connexions "DIL" (P)(PL)	
• rubans (chips vernis) (R*)	
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)**	
pour U _{RC} = 200 V _{CC}	2,5 U _{RC}
pour U _{RC} = 500 V _{CC}	2 U _{RC}
pour U _{RC} = 1 000 V _{CC}	1,5 U _{RC}
pour U _{RC} ≥ 2 000 V _{CC}	1,2 U _{RC}
Tangente δ à 1 kHz	≤ 250.10 ⁻⁴
Résistance d'isolement	
sous U _{RC} pour U _{RC} ≤ 500 V _{CC}	
sous 500 V _{CC} pour U _{RC} > 500 V _{CC}	
pour C _R ≤ 25 nF	≥ 20 000 MΩ
pour C _R > 25 nF	≥ 500 MΩ.μF

Dielectric	Ceramic class 2
Technology	Multilayer chips for surface mounting
• "DIL" connections leads (P)(PL)	
• Ribbon leads (varnished chips) (R*)	
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	200 V - 10 000 V
Test voltage (except extended range)**	
for U _{RC} = 200 V _{DC}	2,5 U _{RC}
for U _{RC} = 500 V _{DC}	2 U _{RC}
for U _{RC} = 1 000 V _{DC}	1,5 U _{RC}
for U _{RC} ≥ 2 000 V _{DC}	1,2 U _{RC}
Tangent δ at 1 kHz	≤ 250.10 ⁻⁴

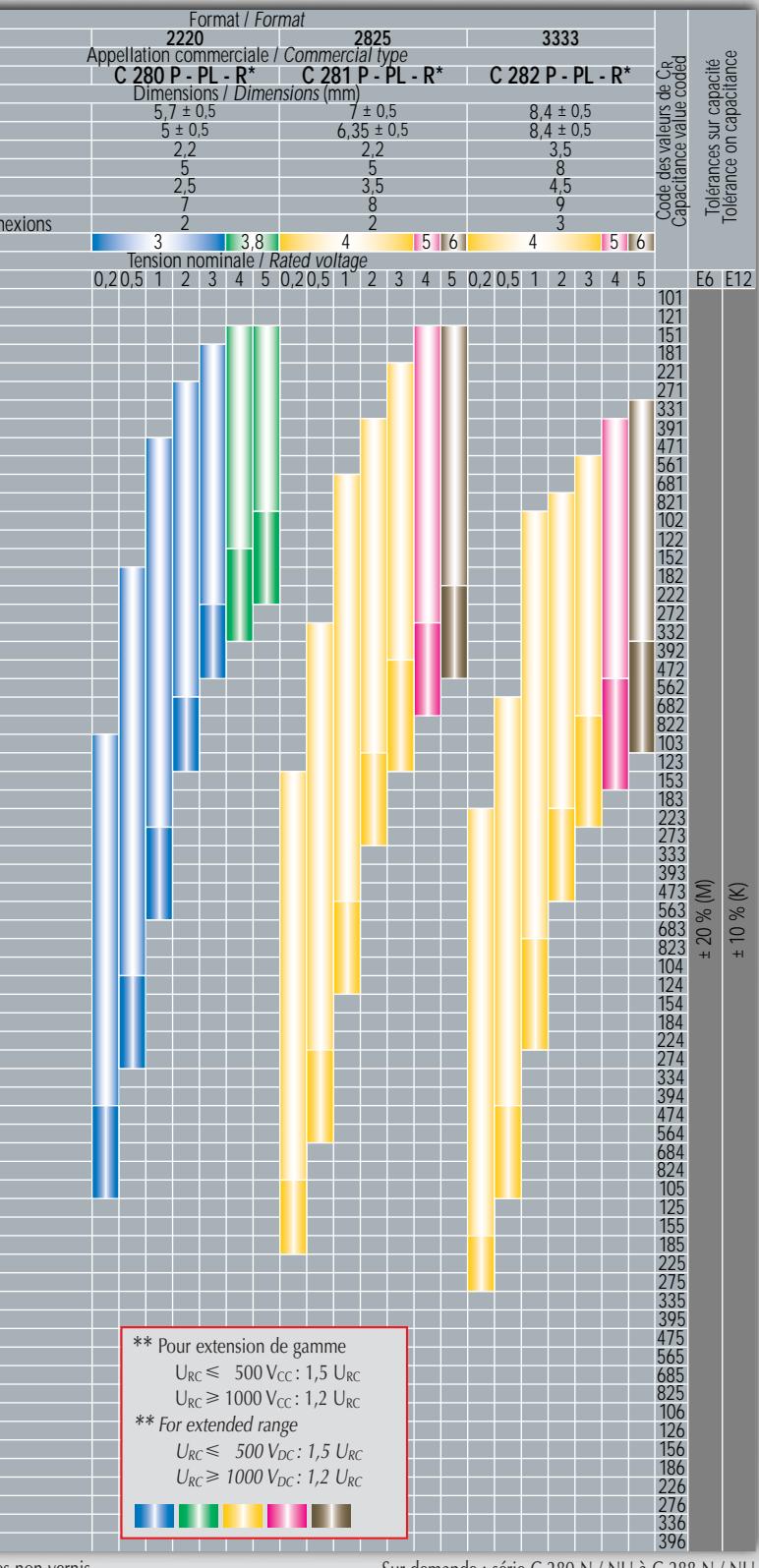
under U _{RC} for U _{RC} ≤ 500 V _{DC}	
under 500 V _{DC} for U _{RC} > 500 V _{DC}	
for C _R ≤ 25 nF	≥ 20 000 MΩ
for C _R > 25 nF	≥ 500 MΩ.μF

MARQUAGE	MARKING
Modèle	Model
Capacité	Capacitance
Tolérance	Tolerance
Tension***	Voltage***
Date-code	Date-code

*** En clair ou en code (voir page 38)
Clear or coded (see page 38)

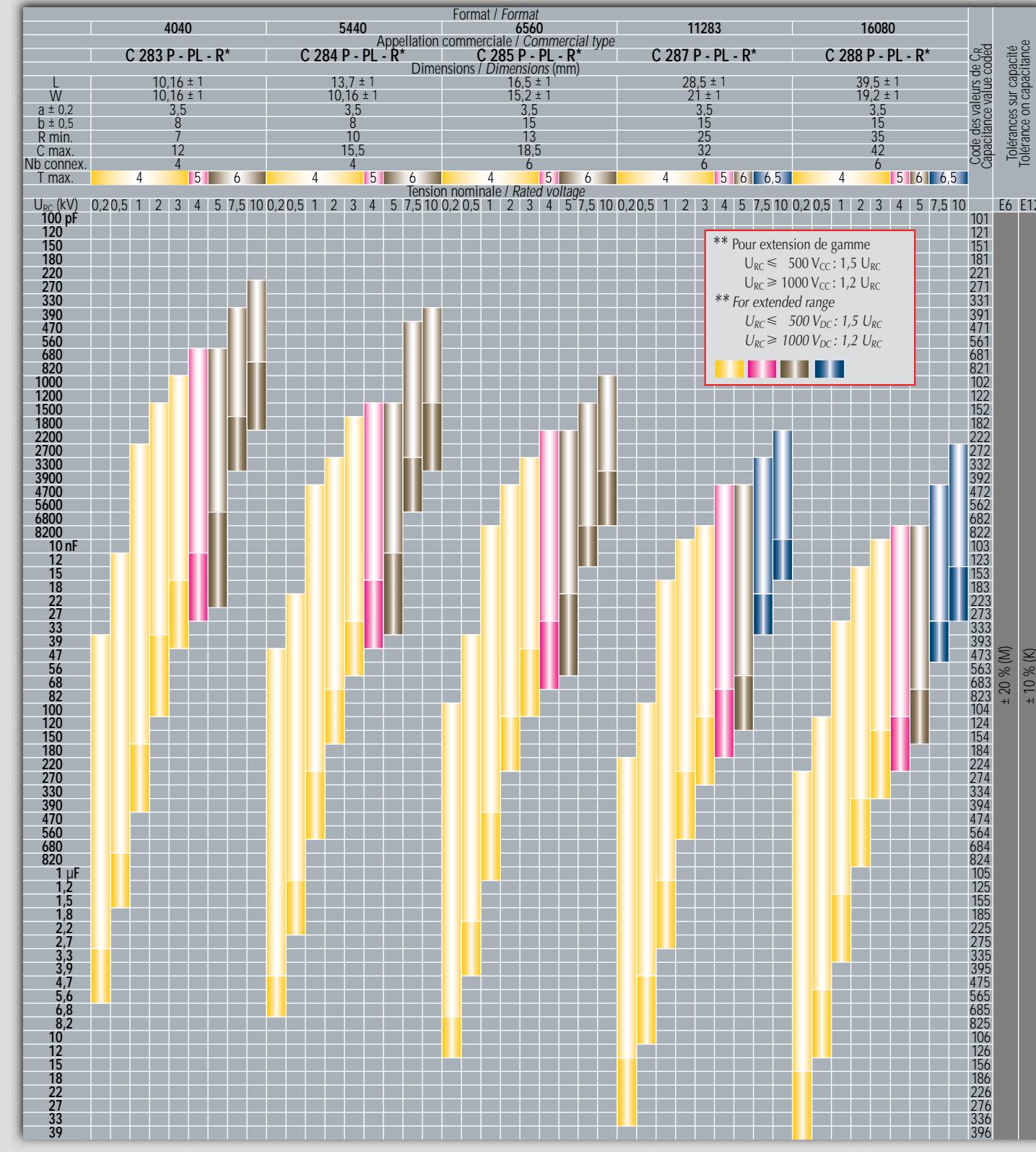
CONDENSATEURS CHIPS CÉRAMIQUE CLASSE 2

CERAMIC CHIP CAPACITORS CLASS 2



CONDENSATEURS CHIPS CÉRAMIQUE CLASSE 2

CERAMIC CHIP CAPACITORS CLASS 2



**C 283 P - PL - R* à/to
C 288 P - PL - R***

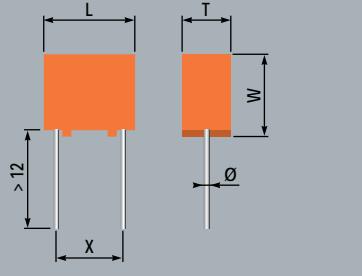
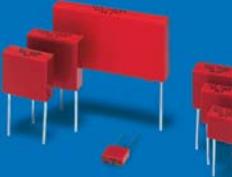
C 280 PS à / to C 285 PS
C 280 PLS à / to C 285 PLS
C 280 RS à / to C 285 RS
Modèles destinés à une utilisation spatiale.
Consulter notre Service Commercial.
Models for space applications.
Contact our Commercial department.

TCK 179 à/to 182

CONDENSATEURS CÉRAMIQUE MOULES CLASSE 1

MOLDED CERAMIC CAPACITORS CLASS 1

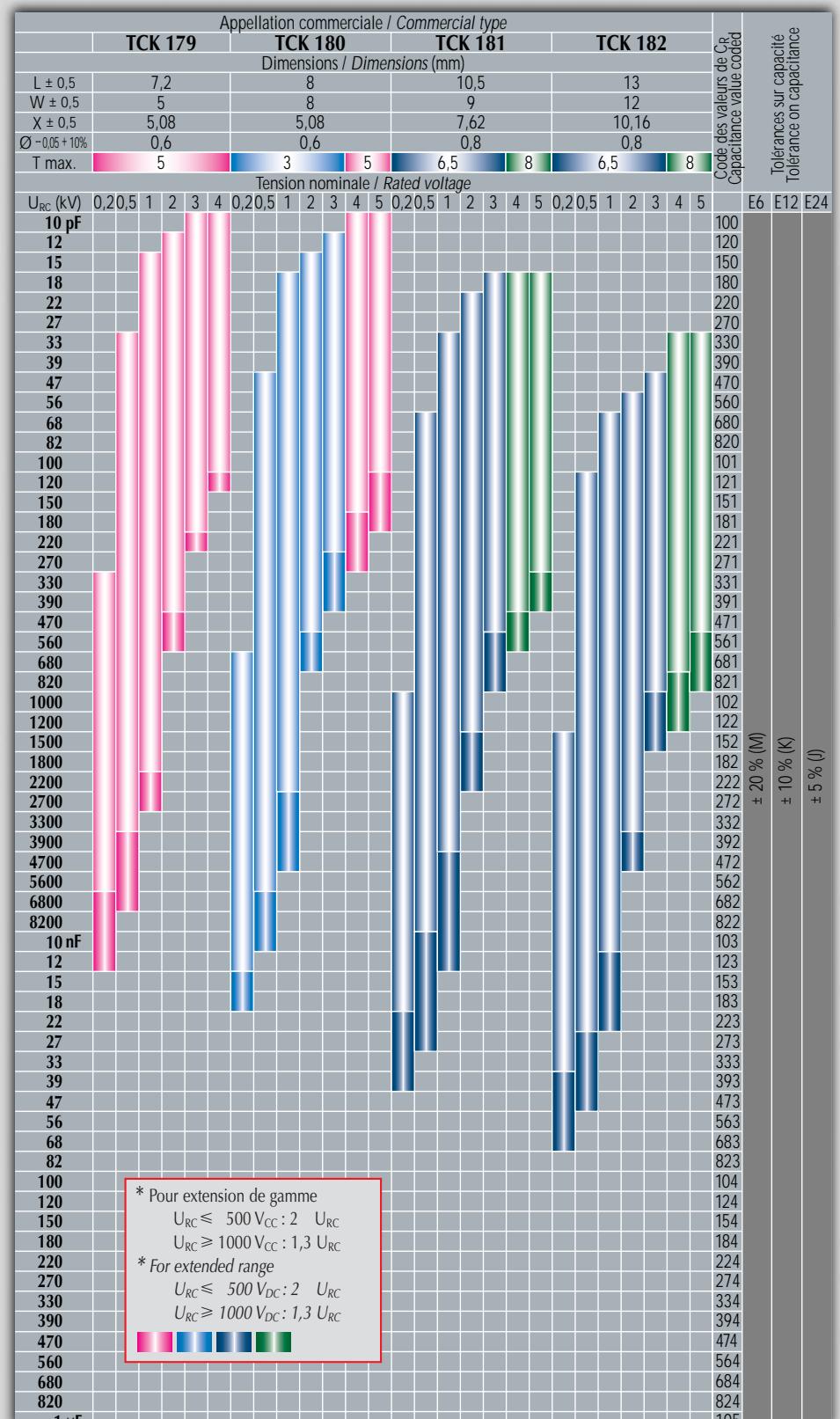
HAUTE TENSION
HIGH VOLTAGE



Diélectrique	Céramique classe 1
Technologie	Chips multicouches moulé résine époxy
CARACTÉRISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour U _{RC} ≤ 500 V _{CC}	2,5 U _{RC}
pour U _{RC} ≥ 1 000 V _{CC}	1,6 U _{RC}
Tangente δ à 1 MHz C _R < 50 pF	≤ 1,5 (150 + 7) · 10 ⁻⁴
50 pF ≤ C _R < 1 000 pF	≤ 10 · 10 ⁻⁴
Tg δ à 1 kHz C _R ≥ 1 000 pF	≤ 10 · 10 ⁻⁴
Résistance d'isolation	
sous U _{RC} pour U _{RC} ≤ 500 V _{CC}	
sous 500 V _{CC} pour U _{RC} > 500 V _{CC}	
pour C _R ≤ 10 nF	≥ 100 000 MΩ
pour C _R > 10 nF	≥ 1 000 MΩ · µF
MARQUAGE	
Modèle	
Capacité	
Tolérance	
Tension**	
Date-code	

Dielectric	Ceramic class 1
Technology	Multilayer chips epoxy molded
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for U _{RC} ≤ 500 V _{DC}	2,5 U _{RC}
for U _{RC} ≥ 1 000 V _{DC}	1,6 U _{RC}
Tangent δ at 1 MHz C _R < 50 pF	≤ 1,5 (150 + 7) · 10 ⁻⁴
50 pF ≤ C _R < 1 000 pF	≤ 10 · 10 ⁻⁴
Tg δ at 1 kHz C _R ≥ 1 000 pF	≤ 10 · 10 ⁻⁴
Insulation resistance	
under U _{RC} for U _{RC} ≤ 500 V _{DC}	≥ 100 000 MΩ
under 500 V _{DC} for U _{RC} > 500 V _{DC}	≥ 1 000 MΩ · µF
for C _R ≤ 10 nF	
for C _R > 10 nF	
MARKING	
Model	
Capacitance	
Tolerance	
Voltage**	
Date-code	

** En clair ou en code (voir page 38)
Clear or coded (see page 38)



* Pour extension de gamme

U_{RC} ≤ 500 V_{CC} : 2 U_{RC}

U_{RC} ≥ 1 000 V_{CC} : 1,3 U_{RC}

* For extended range

U_{RC} ≤ 500 V_{DC} : 2 U_{RC}

U_{RC} ≥ 1 000 V_{DC} : 1,3 U_{RC}

Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage
TCK 182	220 pF
	10 %
	4000 V
Capacité Capacity	Tolérance Tolerance

CONDENSATEURS CÉRAMIQUE MOULES CLASSE 1

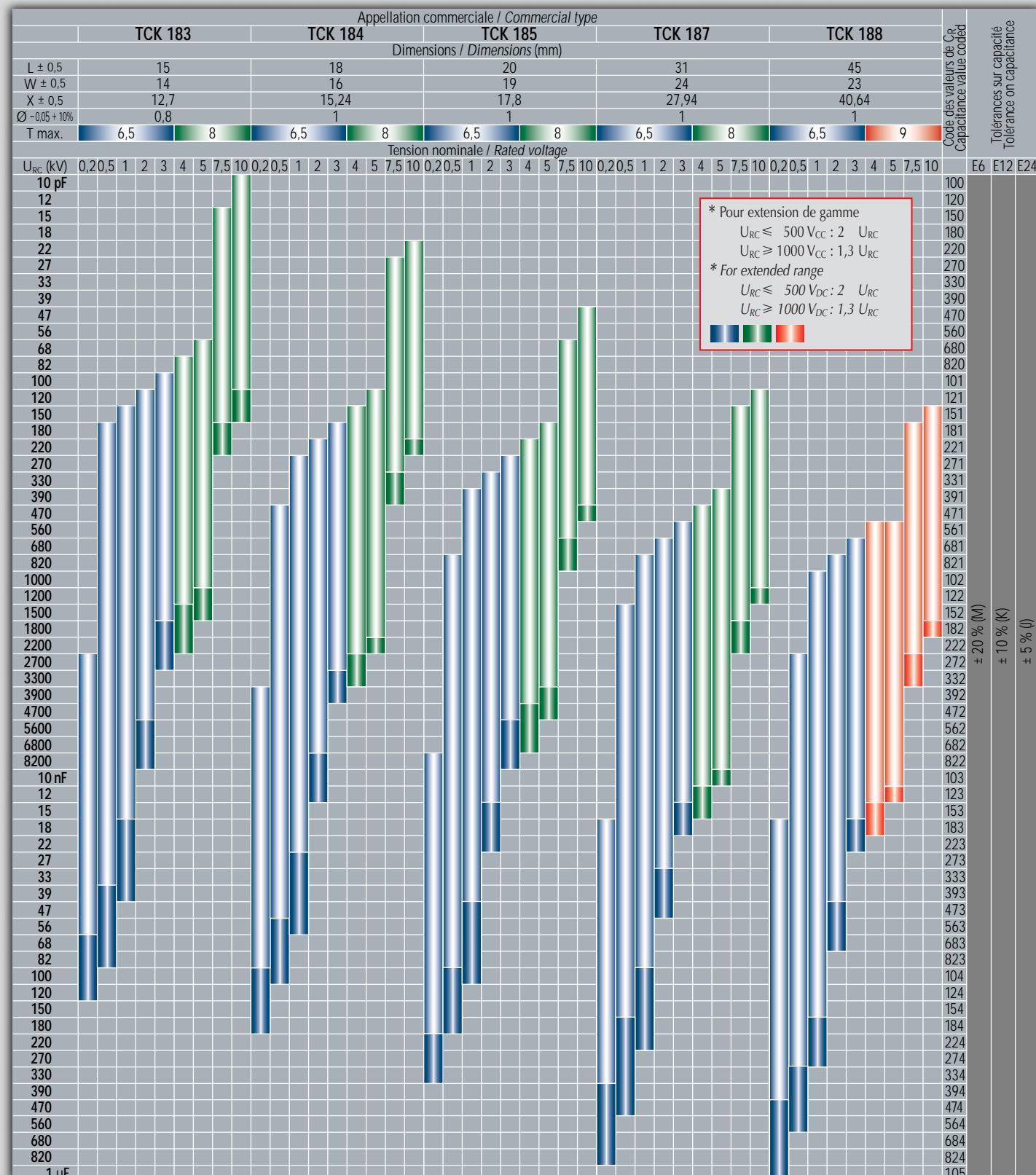
MOLDED CERAMIC CAPACITORS CLASS 1

HAUTE TENSION
HIGH VOLTAGE

CONDENSATEURS CÉRAMIQUE MOULES CLASSE 1

MOLDED CERAMIC CAPACITORS CLASS 1

TCK 183 à/to 188



TCK 180 S à / to TCK 185 S

Modèles destinés à une utilisation spatiale.

Consulter notre Service Commercial.

Models for space applications.

Contact our Commercial department.

Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage
TCK 187	820 pF
	10 %
	4000 V
Capacité Capacity	Tolérance Tolerance

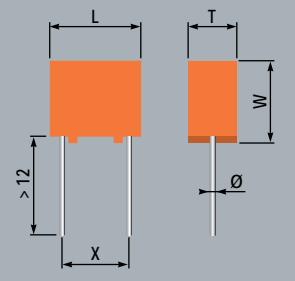
TCK 279 à/to 282

CONDENSATEURS CÉRAMIQUE MOULES CLASSE 2

MOLDED CERAMIC CAPACITORS CLASS 2



HAUTE TENSION
HIGH VOLTAGE



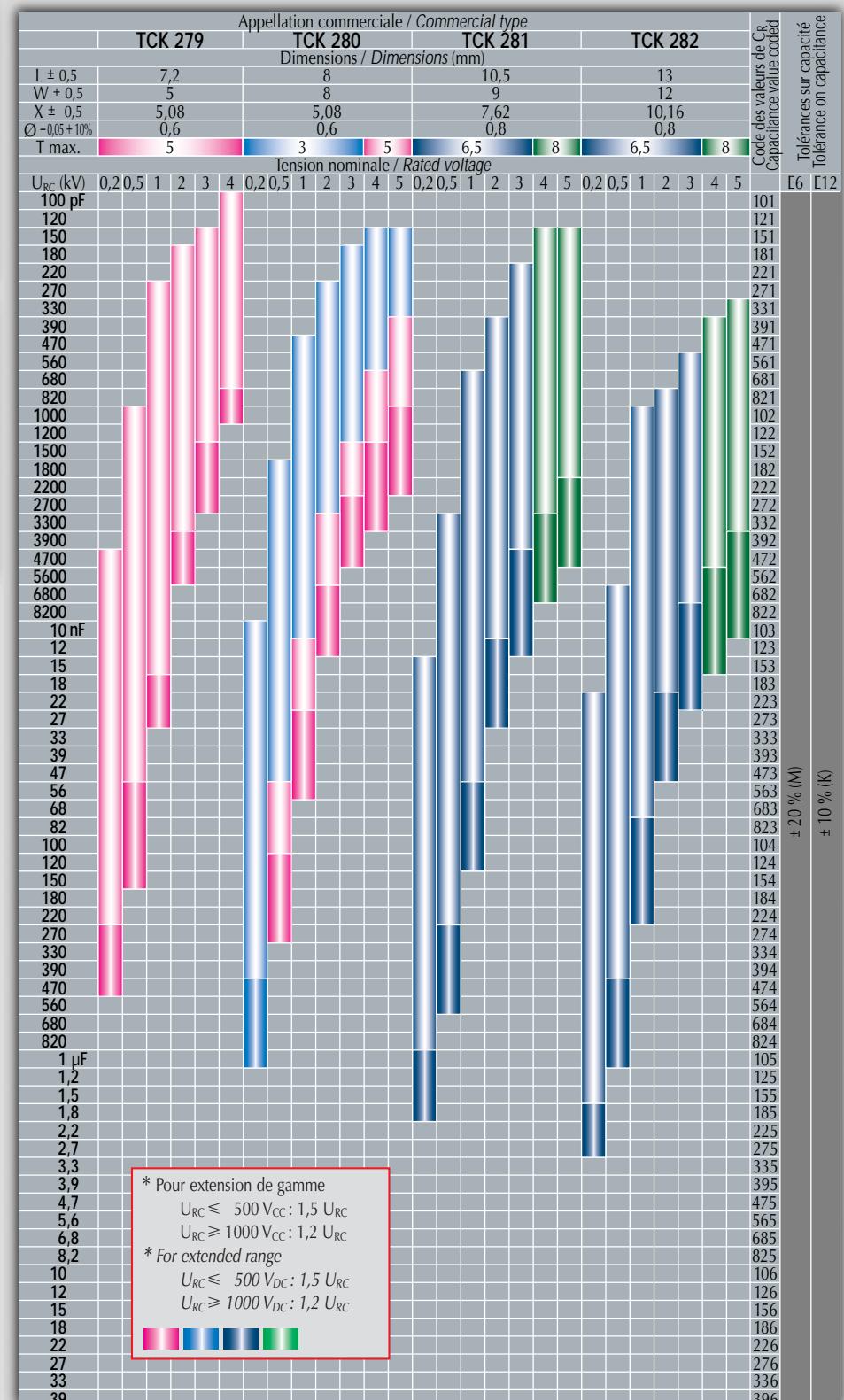
Diélectrique	Céramique classe 2
Technologie	Chips multicouches moulé résine époxy
CARACTÉRISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} = 200 \text{ V}_{CC}$	2,5 U_{RC}
pour $U_{RC} = 500 \text{ V}_{CC}$	2 U_{RC}
pour $U_{RC} = 1 000 \text{ V}_{CC}$	1,5 U_{RC}
pour $U_{RC} \geq 2 000 \text{ V}_{CC}$	1,2 U_{RC}
Tangente δ à 1 kHz	$\leq 250.10^{-4}$
Résistance d'isolation	
sous $U_{RC} \leq 500 \text{ V}_{CC}$	
sous 500 V_{CC} pour $U_{RC} > 500 \text{ V}_{CC}$	
pour $C_R \leq 25 \text{ nF}$	$\geq 20 000 \text{ M}\Omega$
pour $C_R > 25 \text{ nF}$	$\geq 500 \text{ M}\Omega.\mu\text{F}$
MARQUAGE	
Modèle	
Capacité	
Tolérance	
Tension**	
Date-code	

Dielectric	Ceramic class 2
Technology	Multilayer chips epoxy molded
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for $U_{RC} = 200 \text{ V}_{DC}$	2,5 U_{RC}
for $U_{RC} = 500 \text{ V}_{DC}$	2 U_{RC}
for $U_{RC} = 1 000 \text{ V}_{DC}$	1,5 U_{RC}
for $U_{RC} \geq 2 000 \text{ V}_{DC}$	1,2 U_{RC}
Tangent δ at 1 kHz	$\leq 250.10^{-4}$
Insulation resistance	
under $U_{RC} \leq 500 \text{ V}_{DC}$	
under 500 V_{DC} for $U_{RC} > 500 \text{ V}_{DC}$	$\geq 20 000 \text{ M}\Omega$
for $C_R \leq 25 \text{ nF}$	$\geq 500 \text{ M}\Omega.\mu\text{F}$
MARKING	
Model	
Capacitance	
Tolerance	
Voltage**	
Date-code	

** En clair ou en code (voir page 38)
Clear or coded (see page 38)

CONDENSATEURS CÉRAMIQUE MOULES CLASSE 2

MOLDED CERAMIC CAPACITORS CLASS 2

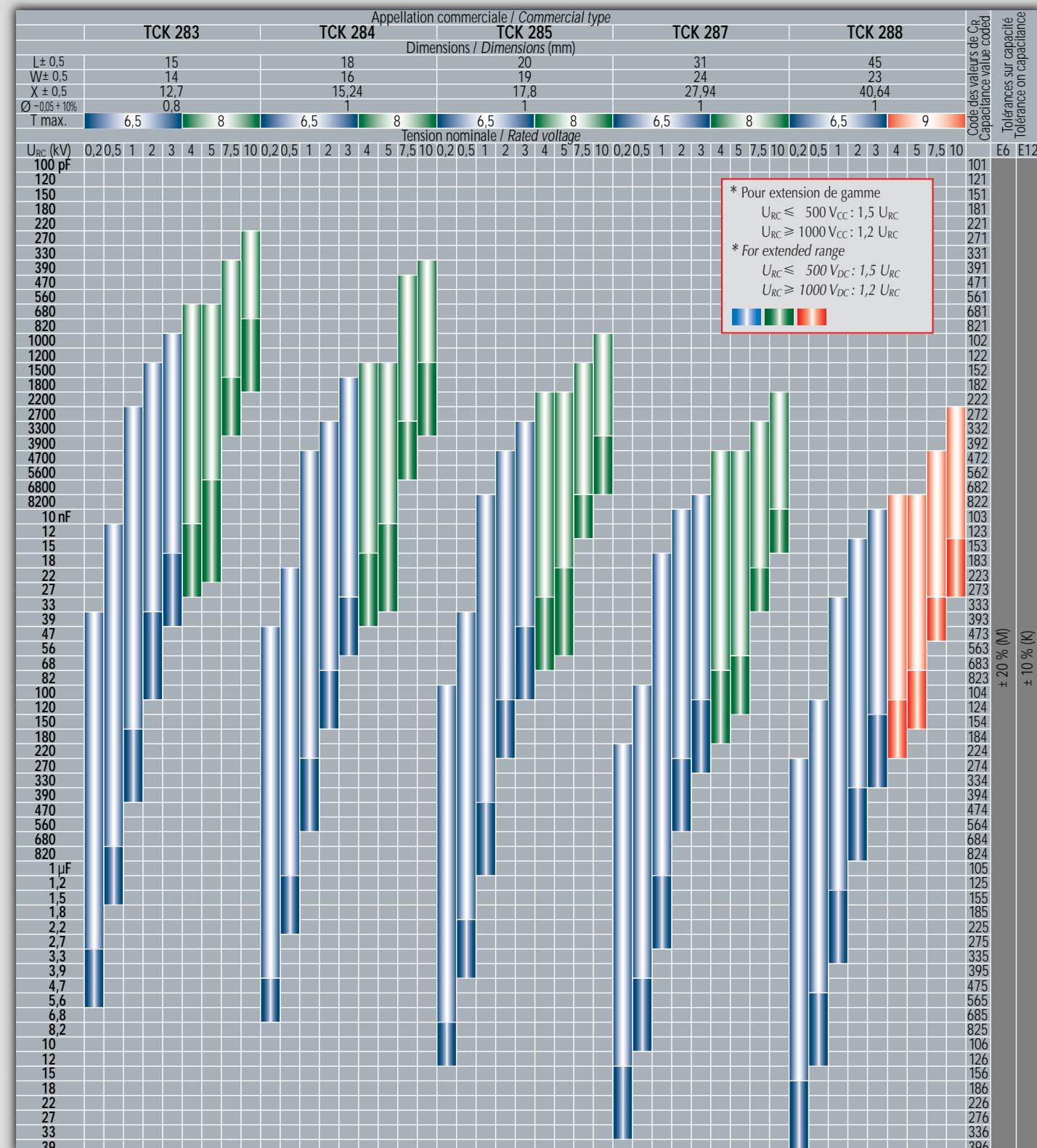


Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage
TCK 282	2200 pF
	10 %
	4000 V
Capacité Capacity	
Tolérance Tolerance	
Date-code	

CONDENSATEURS CÉRAMIQUE MOULES CLASSE 2

MOLDED CERAMIC CAPACITORS CLASS 2



Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage
TCK 287	1 µF
	10 %
	1000 V
Capacité Capacity	
Tolérance Tolerance	
Date-code	

TCK 280 S à / to TCK 285 S

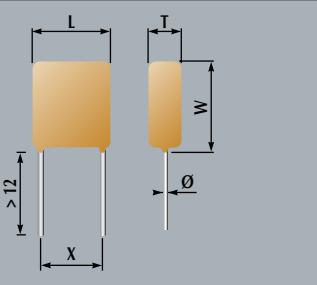
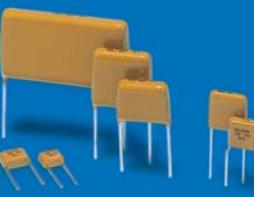
Modèles destinés à une utilisation spatiale.
Consulter notre Service Commercial.
Models for space applications.
Contact our Commercial department.

TCF 179 à/to 181

CONDENSATEURS CERAMIQUE ENROBES CLASSE 1

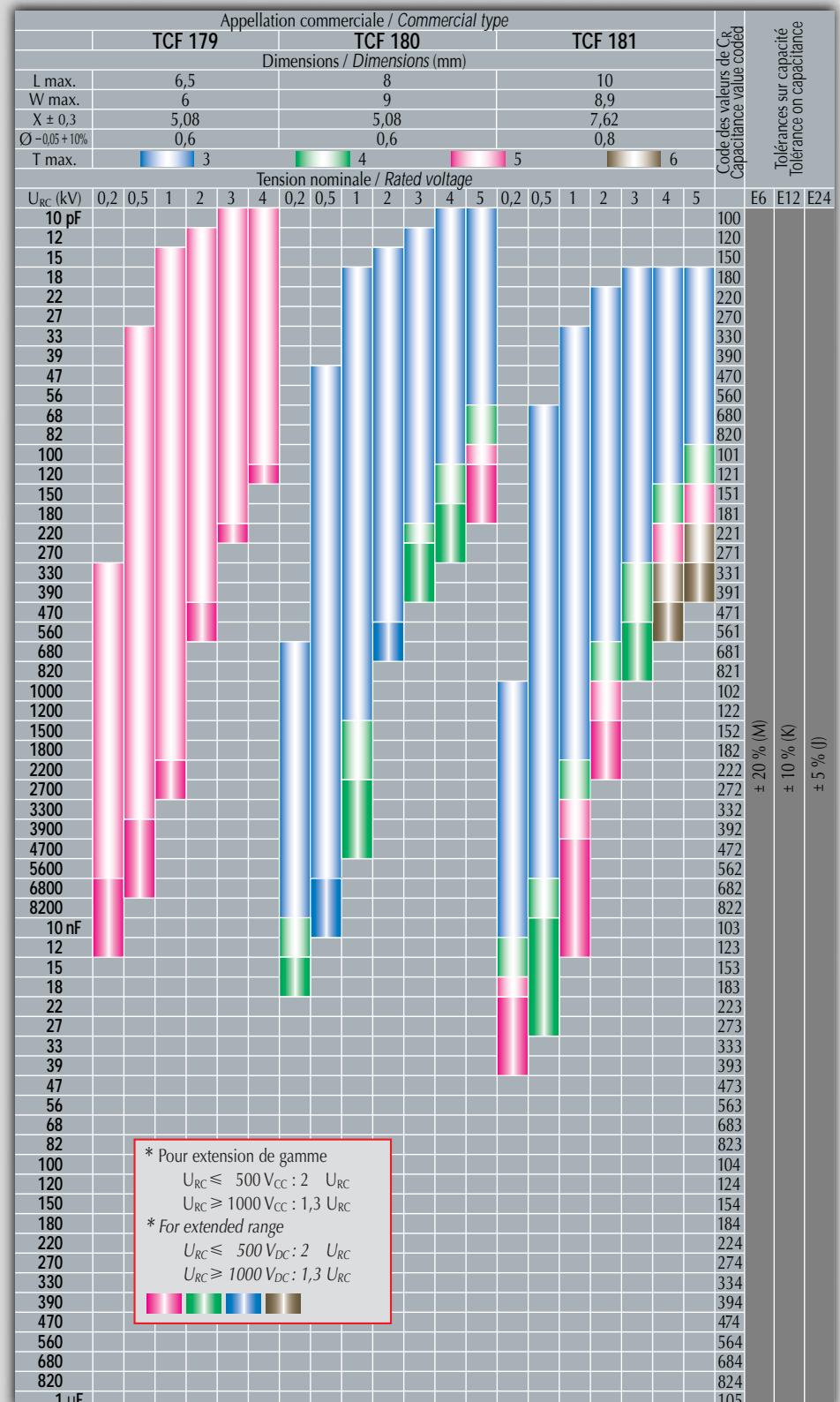
DIPPED CERAMIC CAPACITORS CLASS 1

HAUTE TENSION
HIGH VOLTAGE



Diélectrique	Céramique classe 1
Technologie	Chips multicouches enrobé résine époxy
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	200 V - 5 000 V
Tension de tenue (sauf extension de gamme)*	
pour U _{RC} ≤ 500 V _{CC}	2,5 U _{RC}
pour U _{RC} ≥ 1 000 V _{CC}	1,6 U _{RC}
Tangente δ à 1 MHz	≤ $(\frac{150}{C_R} + 7) \cdot 10^{-4}$
C _R < 50 pF	
50 pF ≤ C _R < 1 000 pF	≤ 10.10 ⁻⁴
Tg δ à 1 kHz C _R ≥ 1 000 pF	≤ 10.10 ⁻⁴
Résistance d'isolation	
sous U _{RC} pour U _{RC} ≤ 500 V _{CC}	
sous 500 V _{CC} pour U _{RC} > 500 V _{CC}	
pour C _R ≤ 10 nF	≥ 100 000 MΩ
pour C _R > 10 nF	≥ 1 000 MΩ.µF
MARQUAGE	
Modèle	
Capacité	
Tolérance	
Tension	
Date-code	

Dielectric	Ceramic class 1
Technology	Multilayer chips epoxy dipped
ELECTRICAL CHARACTERISTICS	
Climatic category	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	200 V - 5 000 V
Test voltage (except extended range)*	
for U _{RC} ≤ 500 V _{DC}	2,5 U _{RC}
for U _{RC} ≥ 1 000 V _{DC}	1,6 U _{RC}
Tangent δ at 1 MHz	≤ $(\frac{150}{C_R} + 7) \cdot 10^{-4}$
C _R < 50 pF	
50 pF ≤ C _R < 1 000 pF	≤ 10.10 ⁻⁴
Tg δ at 1 kHz C _R ≥ 1 000 pF	≤ 10.10 ⁻⁴
Insulation resistance	
under U _{RC} for U _{RC} ≤ 500 V _{DC}	
under 500 V _{DC} for U _{RC} > 500 V _{DC}	
for C _R ≤ 10 nF	≥ 100 000 MΩ
for C _R > 10 nF	≥ 1 000 MΩ.µF
MARKING	
Model	
Capacitance	
Tolerance	
Voltage	
Date-code	



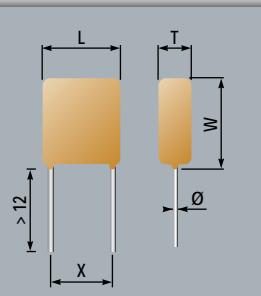
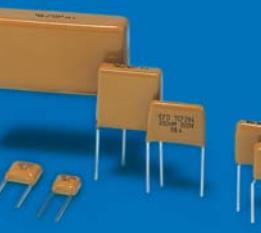
TCF 279 à/to 281

CONDENSATEURS CÉRAMIQUE ENROBES CLASSE 2

DIPPED CERAMIC CAPACITORS CLASS 2



HAUTE TENSION
HIGH VOLTAGE



Diélectrique Céramique classe 2
Technologie Chips multicouches
enrobé résine époxy

CARACTÉRISTIQUES ELECTRIQUES

Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 5 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} = 200 \text{ V}_{CC}$	2,5 U_{RC}
pour $U_{RC} = 500 \text{ V}_{CC}$	2 U_{RC}
pour $U_{RC} = 1 000 \text{ V}_{CC}$	1,5 U_{RC}
pour $U_{RC} \geq 2 000 \text{ V}_{CC}$	1,2 U_{RC}
Tangente δ à 1 kHz	$\leq 250 \cdot 10^{-4}$
Résistance d'isolation	
sous $U_{RC} \leq 500 \text{ V}_{CC}$	
sous 500 V_{CC} pour $U_{RC} > 500 \text{ V}_{CC}$	
pour $C_R \leq 25 \text{ nF}$	$\geq 20 000 \text{ M}\Omega$
pour $C_R > 25 \text{ nF}$	$\geq 500 \text{ M}\Omega \cdot \mu\text{F}$

MARQUAGE

Modèle _____
Capacité _____
Tolérance _____
Tension _____
Date-code _____

Dielectric Ceramic class 2
Technology Multilayer chips
epoxy dipped

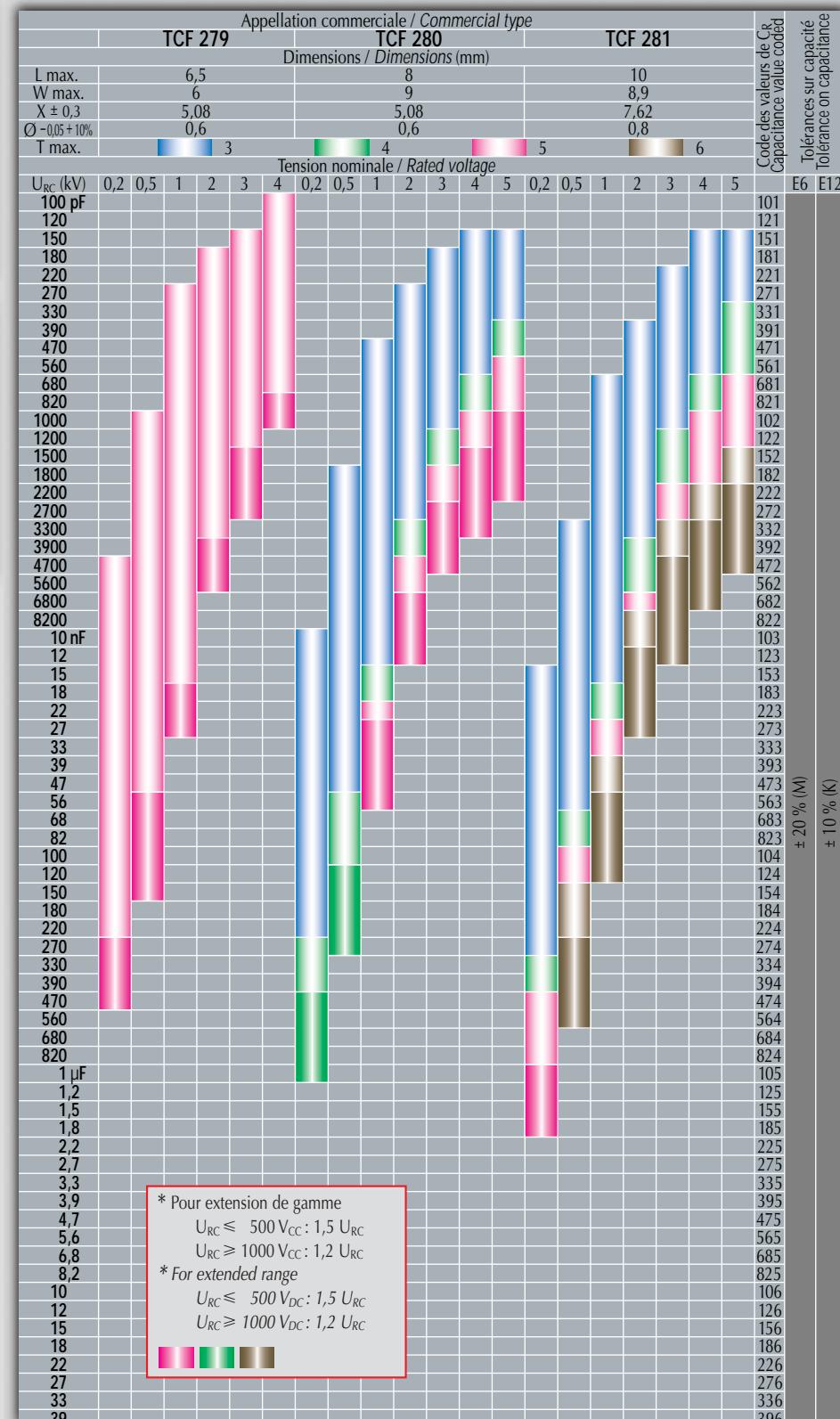
ELECTRICAL CHARACTERISTICS

Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 5 000 V
Test voltage (except extended range)*	
for $U_{RC} = 200 \text{ V}_{DC}$	2,5 U_{RC}
for $U_{RC} = 500 \text{ V}_{DC}$	2 U_{RC}
for $U_{RC} = 1 000 \text{ V}_{DC}$	1,5 U_{RC}
for $U_{RC} \geq 2 000 \text{ V}_{DC}$	1,2 U_{RC}
Tangent δ at 1 kHz	$\leq 250 \cdot 10^{-4}$

Insulation resistance
under U_{RC} for $U_{RC} \leq 500 \text{ V}_{DC}$
under 500 V_{DC} for $U_{RC} > 500 \text{ V}_{DC}$
for $C_R \leq 25 \text{ nF}$ $\geq 20 000 \text{ M}\Omega$
for $C_R > 25 \text{ nF}$ $\geq 500 \text{ M}\Omega \cdot \mu\text{F}$

MARKING

Model _____
Capacitance _____
Tolerance _____
Voltage _____
Date-code _____

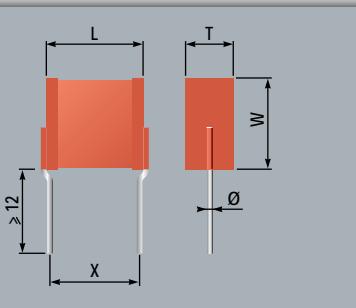
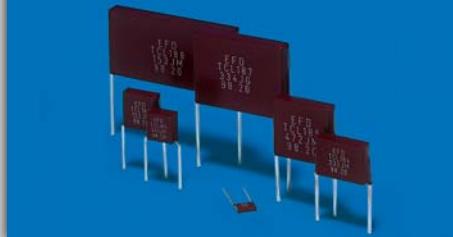


TCL 179 à/to 182

CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASSE 1

CERAMIC VARNISHED CHIP CAPACITORS CLASS 1

HAUTE TENSION *HIGH VOLTAGE*



Diélectrique	Céramique classe 1
Technologie	Chips multicouches vernis
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} \leq 500$ V _{CC}	2,5 U_{RC}
pour $U_{RC} \geq 1\ 000$ V _{CC}	1,6 U_{RC}
Tangente δ à 1 MHz	$\leq \left(\frac{150}{C_R} + 7 \right) \cdot 10^{-4}$
$C_R < 50$ pF	
$50 \text{ pF} \leq C_R < 1\ 000 \text{ pF}$	$\leq 10 \cdot 10^{-4}$
Tangente δ à 1 kHz	
$C_R \geq 1\ 000$ pF	$\leq 10 \cdot 10^{-4}$
Résistance d'isolement	
sous U_{RC} pour $U_{RC} \leq 500$ V _{CC}	
sous 500 V _{CC} pour $U_{RC} > 500$ V _{CC}	
pour $C_R \leq 10$ nF	$\geq 100\ 000 \text{ M}\Omega$
pour $C_R > 10$ nF	$\geq 1\ 000 \text{ M}\Omega \cdot \mu\text{F}$

Dielectric Technology	Ceramic class 1 Varnished Multilayer chips
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for $U_{RC} \leq 500 \text{ V}_{DC}$	$2,5 U_{RC}$
for $U_{RC} \geq 1\,000 \text{ V}_{DC}$	$1,6 U_{RC}$
Tangent δ at 1 MHz	$\leq \left(\frac{150}{C_R} + 7 \right) \cdot 10^{-4}$
$C_R < 50 \text{ pF}$	
$50 \text{ pF} \leq C_R < 1\,000 \text{ pF}$	$\leq 10 \cdot 10^{-4}$
Tangent δ at 1 kHz	

$C_R \geq 1\,000 \text{ pF}$	$\leq 10 \cdot 10^{-4}$
<i>Insulation resistance</i>	
under U_{RC} for $U_{RC} \leq 500 \text{ V}_{DC}$	
under 500 V_{DC} for $U_{RC} > 500 \text{ V}_{DC}$	
for $C_R \leq 10 \text{ nF}$	$\geq 100\,000 \text{ M}\Omega$
$\frac{C_R}{U_{RC}} \geq 10^{-5}$	$\geq 1\,000 \text{ M}\Omega$

MARQUAGE	MARKING
Modèle	<i>Model</i>
Capacité	<i>Capacitance</i>
Tolérance	<i>Tolerance</i>
Tension	<i>Voltage</i>
Date-code	<i>Date-code</i>

Exemple de codification à la commande / *How to order*

Appellation commerciale <i>Commercial type</i>	TCL 182	Capacité <i>Capacitance</i>	1000 pF	Tolérance <i>Tolerance</i>	10 %	Tension nominale <i>Rated voltage</i>	2000 V
---	---------	--------------------------------	---------	-------------------------------	------	--	--------

CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASSE 1

CERAMIC VARNISHED CHIP CAPACITORS CLASS 1

Exemple de codification à la commande / *How to order*

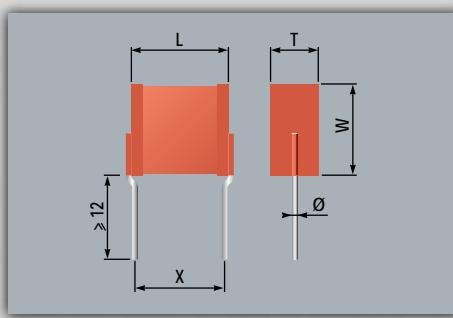
Appellation commerciale <i>Commercial type</i>	TCL 185	1000 pF	10 %	4000 V	Tension nominale <i>Rated voltage</i>
	<u>Capacité</u> <i>Capacitance</i>		<u>Tolérance</u> <i>Tolerance</i>		

TCL 180 S à / to TCL 185 S
Modèles destinés à une utilisation spatiale.
Consulter notre Service Commercial.
Models for space applications.
Contact our Commercial department.

TCL 279 à/to 282

CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASS 2

CERAMIC VARNISHED CHIP CAPACITORS CLASS 2



Diélectrique	Céramique classe 2
Technologie	Chips multicouches vernis
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} = 200 \text{ V}_{CC}$	2,5 U_{RC}
pour $U_{RC} = 500 \text{ V}_{CC}$	2 U_{RC}
pour $U_{RC} = 1\,000 \text{ V}_{CC}$	1,5 U_{RC}
pour $U_{RC} \geq 2\,000 \text{ V}_{CC}$	1,2 U_{RC}
Tangente δ à 1 kHz	$\leq 250 \cdot 10^{-4}$
Résistance d'isolement	
sous U_{RC} pour $U_{RC} \leq 500 \text{ V}_{CC}$	
sous 500 V_{CC} pour $U_{RC} > 500 \text{ V}_{CC}$	
pour $C_R \leq 25 \text{ nF}$	$\geq 20\,000 \text{ M}\Omega$
pour $C_R > 25 \text{ nF}$	$\geq 500 \text{ M}\Omega, \mu\text{F}$
MARQUAGE	

Modèle _____
Capacité _____
Tolérance _____
Tension _____
Date code _____

<u>Dielectric Technology</u>	Ceramic class 2 Varnished multilayer chips
ELECTRICAL CHARACTERISTICS	
<u>Climatic category</u>	55/125/56
<u>Operating temperature</u>	- 55°C + 125°C
<u>Rated voltage U_{RC}</u>	200 V - 10 000 V
<u>Test voltage (except extended range)*</u>	
for $U_{RC} = 200 \text{ V}_{DC}$	$2,5 U_{RC}$
for $U_{RC} = 500 \text{ V}_{DC}$	$2 U_{RC}$
for $U_{RC} = 1\,000 \text{ V}_{DC}$	$1,5 U_{RC}$
for $U_{RC} \geq 2\,000 \text{ V}_{DC}$	$1,2 U_{RC}$
<u>Tangent δ at 1 kHz</u>	$\leq 250 \cdot 10^{-4}$
<u>Insulation resistance</u>	
under U_{RC} for $U_{RC} \leq 500 \text{ V}_{DC}$	
under 500 V_{DC} for $U_{RC} > 500 \text{ V}_{DC}$	
for $C_R \leq 25 \text{ nF}$	$\geq 20\,000 \text{ M}\Omega$
for $C_R > 25 \text{ nF}$	$\geq 500 \text{ M}\Omega, \mu\text{F}$

MARKING

Model _____

Capacitance _____

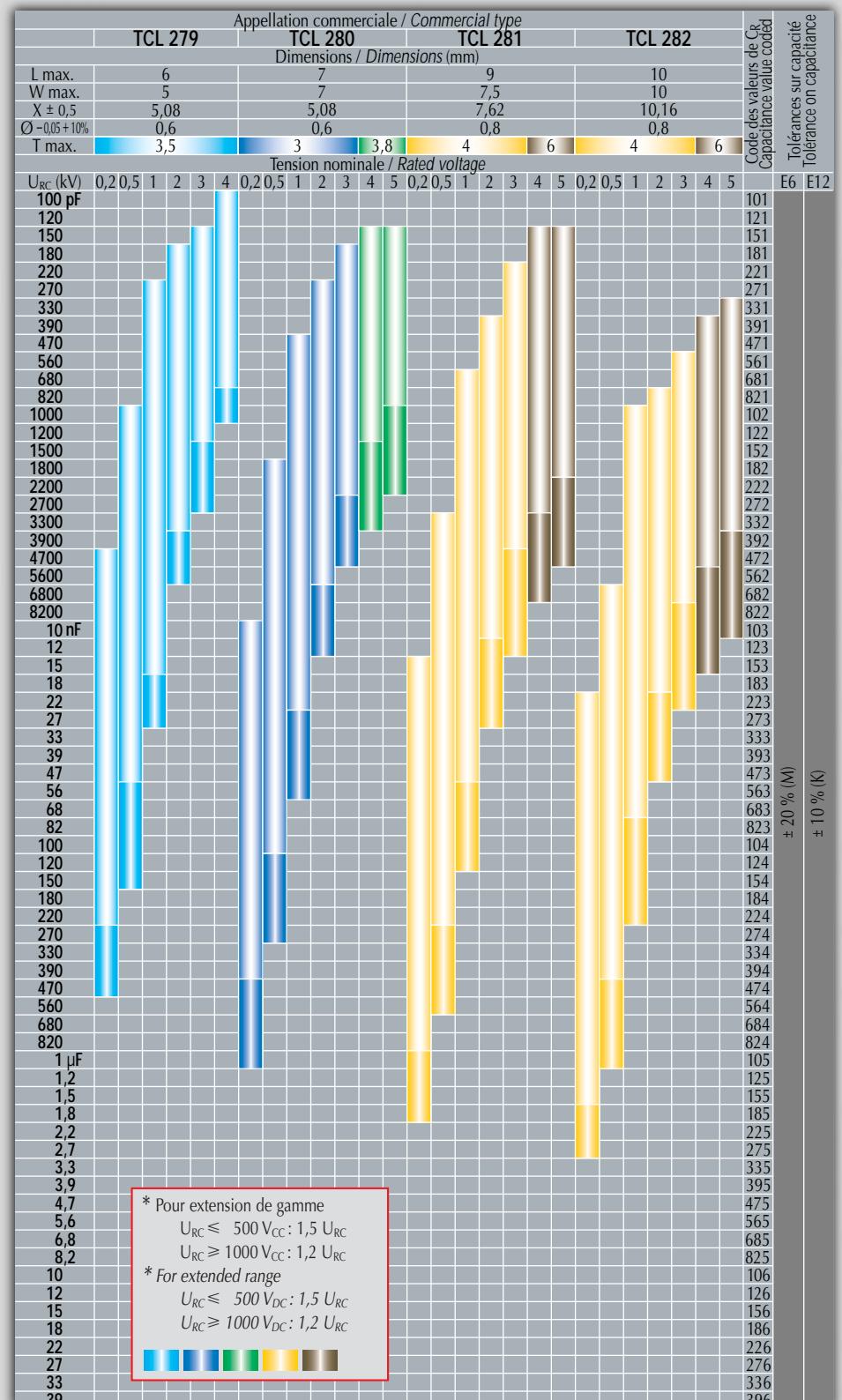
Tolerance _____

Voltage _____

Date-code _____

Appellation commerciale / Commercial type

TORS CLASS 2

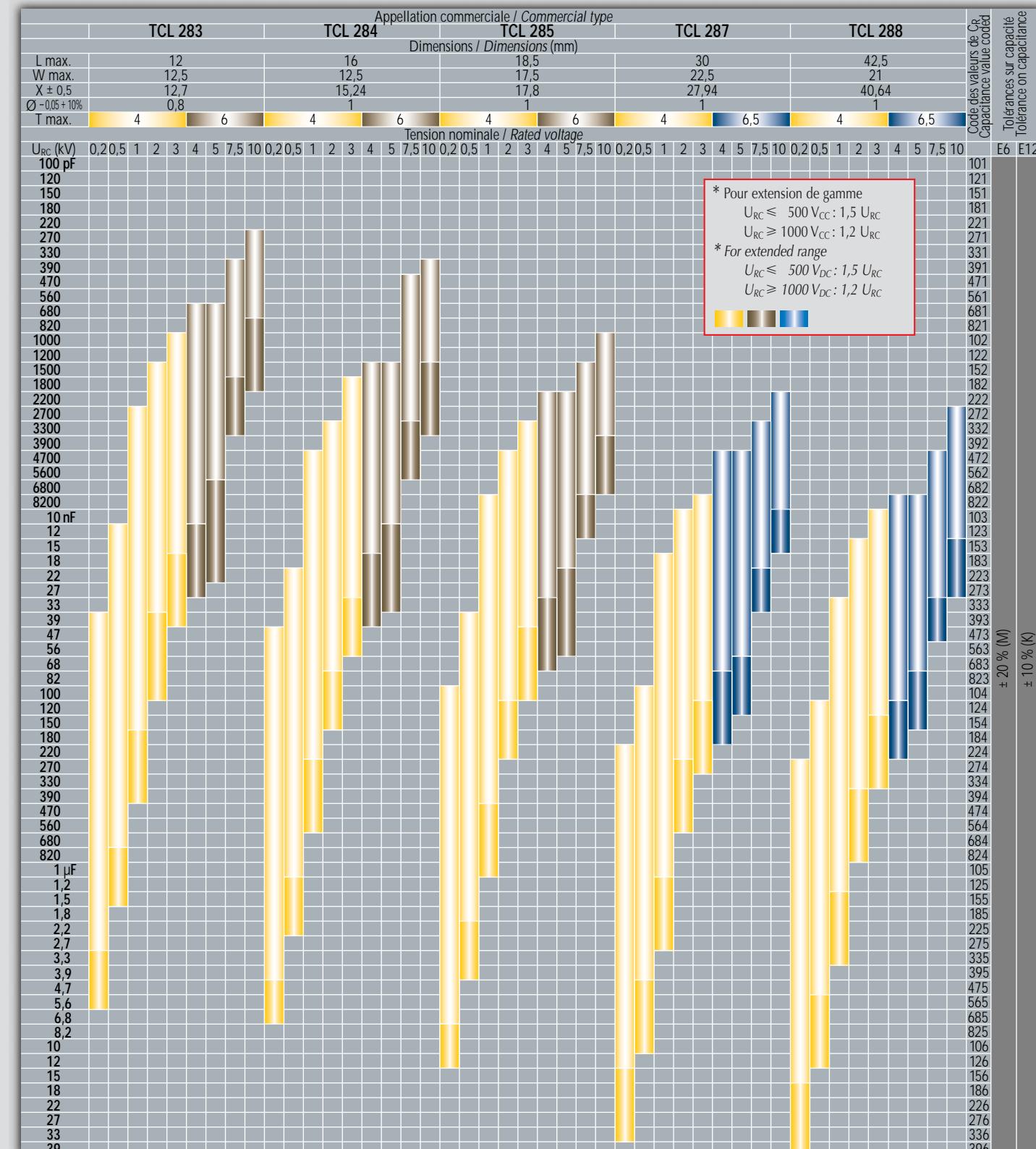


Exemple de codification à la commande / *How to order*

<u>Appellation commerciale</u> <i>Commercial type</i>	TCL 282	<u>Capacité</u> <i>Capacitance</i>	1000 pF	<u>Tolérance</u> <i>Tolerance</i>	10 %	<u>Tension nominale</u> <i>Rated voltage</i>	4000 V
--	---------	---------------------------------------	---------	--------------------------------------	------	---	--------

CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASS 2

CERAMIC VARNISHED CHIP CAPACITORS CLASS 2



Exemple de codification à la commande / *How to order*

Appellation commerciale <i>Commercial type</i>	TCL 287	1 μF	10 %	1000 V	Tension nominale <i>Rated voltage</i>
		Capacité <i>Capacitance</i>		Tolérance <i>Tolerance</i>	

TCL 280 S à / to TCL 285 S
Modèles destinés à une utilisation spatiale.
Consulter notre Service Commercial.
Models for space applications.
Contact our Commercial department.

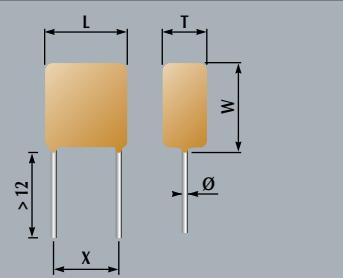
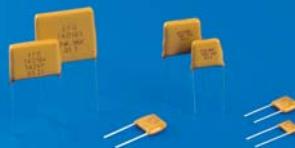
Pour modèles haute tension - haute température voir page 68
For models high voltage - high temperature see page 68

TKD 179 à/to 181

CONDENSATEURS CERAMIQUE ENROBES CLASSE 1

DIPPED CERAMIC CAPACITORS CLASS 1

HAUTE TENSION
HIGH VOLTAGE



Diélectrique	Céramique classe 1
Technologie	Chips multicouches enrobé résine époxy
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	200 V - 5 000 V
Tension de tenue	
pour U _{RC} ≤ 500 V _{CC}	2,5 U _{RC}
pour U _{RC} ≥ 1 000 V _{CC}	1,6 U _{RC}
Tangente δ à 1 MHz	$\leq \left(\frac{150}{C_R} + 7\right) \cdot 10^{-4}$
C _R < 50 pF	680
50 pF ≤ C _R < 1 000 pF	≤ 10.10 ⁻⁴
Tg δ à 1 kHz C _R ≥ 1 000 pF	≤ 10.10 ⁻⁴
Résistance d'isolement	
sous U _{RC} pour U _{RC} ≤ 500 V _{CC}	≥ 100 000 MΩ
sous 500 V _{CC} pour U _{RC} > 500 V _{CC}	≥ 1 000 MΩ.µF
pour C _R ≤ 10 nF	
pour C _R > 10 nF	≥ 1 000 MΩ.µF
MARQUAGE	
Modèle	
Capacité	
Tolérance	
Tension	
Date-code	

Dielectric	Ceramic class 1
Technology	Multilayer chips epoxy dipped
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	200 V - 5 000 V
Test voltage	
for U _{RC} ≤ 500 V _{DC}	2,5 U _{RC}
for U _{RC} ≥ 1 000 V _{DC}	1,6 U _{RC}
Tangent δ at 1 MHz	$\leq \left(\frac{150}{C_R} + 7\right) \cdot 10^{-4}$
C _R < 50 pF	680
50 pF ≤ C _R < 1 000 pF	≤ 10.10 ⁻⁴
Tg δ at 1 kHz C _R ≥ 1 000 pF	≤ 10.10 ⁻⁴

Insulation resistance
under U_{RC} for U_{RC} ≤ 500 V_{DC}
under 500 V_{DC} for U_{RC} > 500 V_{DC}

for C_R ≤ 10 nF
for C_R > 10 nF

MARKING

Model
Capacitance
Tolerance
Voltage
Date-code

	Appellation commerciale / Commercial type			Dimensions / Dimensions (mm)	Code des valeurs de C _R Capacitance value coded	Tolérances sur capacité Tolérance on capacitance
	TKD 179	TKD 180	TKD 181			
L max.	6,35	8,1	9,4			
W max.	5,6	7,5	8,3			
T max.	5	6,35	6,35			
X ± 0,5	4,3	5,6	7			
Ø -0,05 +10%	0,6	0,6	0,6			
Tension nominale / Rated voltage						
U _{RC} (kV)	0,5	1	2	0,5	1	2
12 pF					E6	E12 E24
15					120	
18					150	
22					180	
27					220	
33					270	
39					330	
47					390	
56					470	
68					560	
82					680	
100					820	
120					101	
150					121	
180					151	
220					181	
270					221	
330					271	
390					331	
470					391	
56					471	
68					561	
82					681	
1000					821	
1200					102	
1500					122	
1800					152	
2200					182	
2700					222	
3300					272	
3900					332	
4700					392	
5600					472	
6800					562	
8200					682	
10 nF					822	
12					103	
15					123	
18					153	
22					183	
27					223	
33					273	
39					333	
47					393	
56					473	
Exemple de codification à la commande / How to order						
Appellation commerciale Commercial type	TKD 181	470 pF	10 %	3000 V		
Capacité Capacity						
Tolérance Tolerance						
Voltage						
Date-code						

CONDENSATEURS CERAMIQUE ENROBES CLASSE 1

DIPPED CERAMIC CAPACITORS CLASS 1

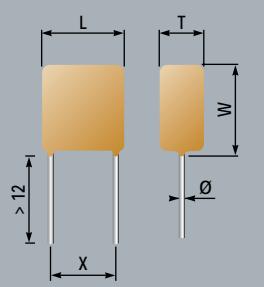
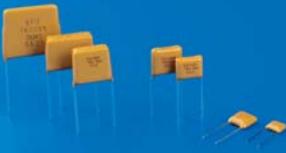
	Appellation commerciale / Commercial type			Dimensions / Dimensions (mm)	Code des valeurs de C _R Capacitance value coded	Tolérances sur capacité Tolérance on capacitance
	TKD 182	TKD 183	TKD 184			
L max.	11,9	14,45	17			
W max.	10,5	12,8	14			
T max.	6,35	6,85	6,85			
X ± 0,5	9,5	12	14,6			
Ø -0,05 +10%	0,6	0,6	0,6			
Tension nominale / Rated voltage						
U _{RC} (kV)	0,5	1	2	3	0,5	1
12 pF					120	
15					150	
18					180	
22					220	
27					270	
33					330	
39					390	
47					470	
56					560	
68					680	
82					820	
100					101	
120					121	
150					151	
180					181	
220					221	
270					271	
330					331	
390					391	
470					471	
560					561	
680					681	
820					821	
1000					102	
1200					122	
1500					152	
1800					182	
2200					222	
2700					272	
3300					332	
3900					392	
4700					472	
5600					562	
6800					682	
8200</td						

TKD 279 à/to 281

CONDENSATEURS CERAMIQUE ENROBES CLASSE 2

DIPPED CERAMIC CAPACITORS CLASS 2

HAUTE TENSION
HIGH VOLTAGE



Diélectrique Céramique classe 2
Technologie Chips multicouches enrobé résine époxy

CARACTERISTIQUES ELECTRIQUES

Catégorie climatique 55/125/56

Température d'utilisation - 55°C + 125°C

Tension nominale U_{RC} 200 V - 5 000 V

Tension de tenue

pour U_{RC} = 500 V_{CC} 2 U_{RC}

pour U_{RC} = 1 000 V_{CC} 1,5 U_{RC}

pour U_{RC} ≥ 2 000 V_{CC} 1,2 U_{RC}

Tangente δ à 1 kHz ≤ 250.10⁻⁴

Résistance d'isolement

sous U_{RC} pour U_{RC} ≤ 500 V_{CC}

sous 500 V_{CC} pour U_{RC} > 500 V_{CC}

pour C_R ≤ 25 nF ≥ 20 000 MΩ

pour C_R > 25 nF ≥ 500 MΩ.µF

MARQUAGE

Modèle

Capacité

Tolérance

Tension

Date-code

Dielectric Ceramic class 2
Technology Multilayer chips epoxy dipped

ELECTRICAL CHARACTERISTICS

Climatic category 55/125/56

Operating temperature - 55°C + 125°C

Rated voltage U_{RC} 200 V - 5 000 V

Test voltage

for U_{RC} = 500 V_{DC} 2 U_{RC}

for U_{RC} = 1 000 V_{DC} 1,5 U_{RC}

for U_{RC} ≥ 2 000 V_{DC} 1,2 U_{RC}

Tangent δ at 1 kHz ≤ 250.10⁻⁴

Insulation resistance

under U_{RC} for U_{RC} ≤ 500 V_{DC}

under 500 V_{DC} for U_{RC} > 500 V_{DC}

for C_R ≤ 25 nF ≥ 20 000 MΩ

for C_R > 25 nF ≥ 500 MΩ.µF

MARKING

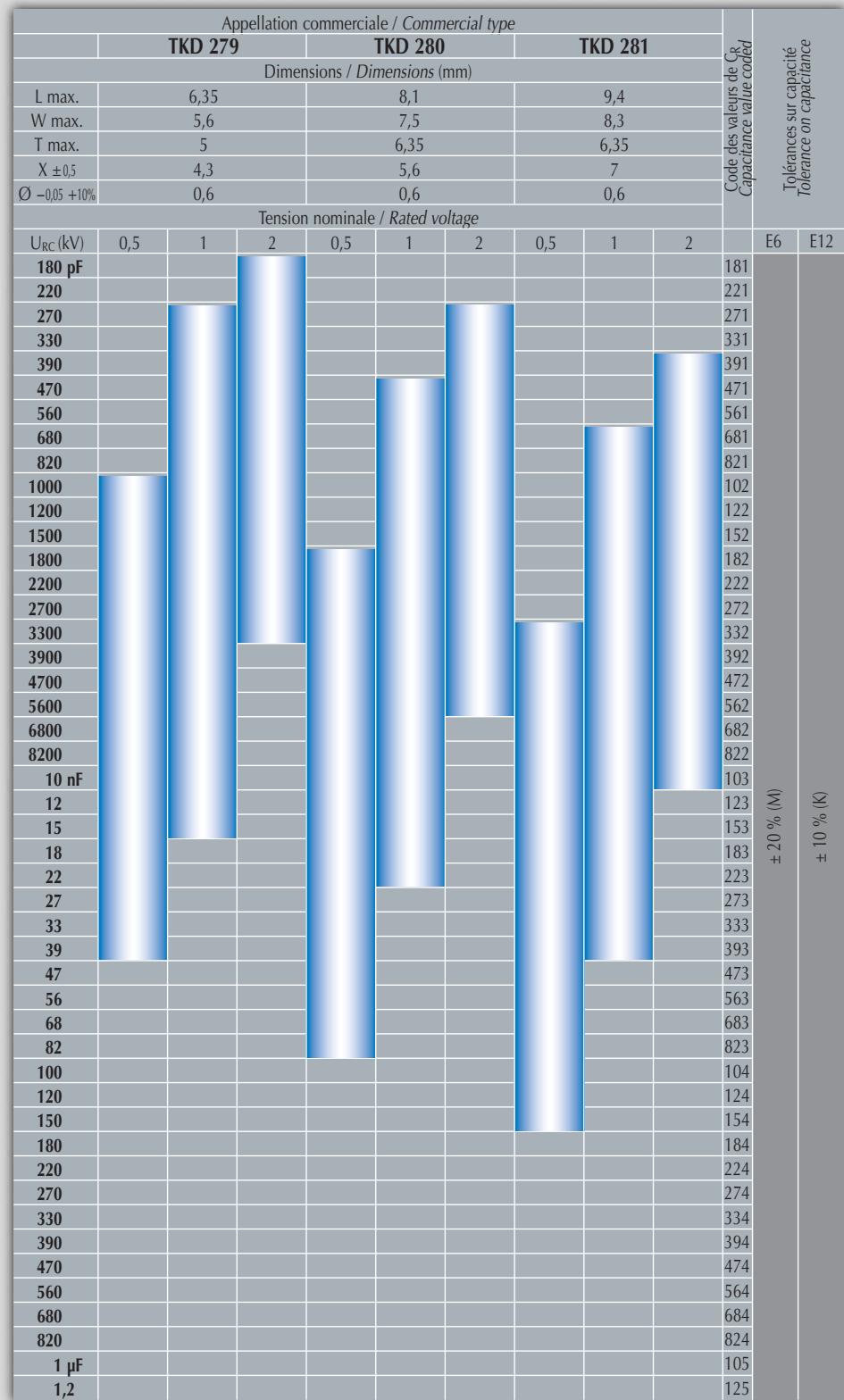
Model

Capacitance

Tolerance

Voltage

Date-code



Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage		
TKD 280	2200 pF	10 %	1000 V
	Capacité Capacitance	Tolérance Tolerance	

CONDENSATEURS CERAMIQUE ENROBES CLASSE 2

DIPPED CERAMIC CAPACITORS CLASS 2

HAUTE TENSION
HIGH VOLTAGE

