マスク ROM/OTP/P2ROM 受注情報確認書　　010117

貴社名　　御担当

受注品名

ｱｸｾｽﾀｲﾑ　TACC ＝　　ﾊﾟｯｹｰｼﾞ

電源電圧範囲　＿＿＿V～　＿＿＿V　　温度範囲　＿＿＿℃～　＿＿℃

御記入いただきました電気的特性は参考値だありスペックを保証するものではありません。詳細は納入仕様書にてご確認をお願いいたします

用途　　（名称）＿＿＿＿＿＿＿＿＿＿＿＿

製造開始時期　　選択番号　＿＿

1 弊社にてチェックサム確認後、製造開始。返却 ROM 不要
2 弊社にてチェックサム確認後、製造開始。返却 ROM 必要
3 貴社にて返却 ROM の内容確認後製造開始を指示。納入時期は確認期間の分遅延させて頂きます
（返却 ROM の種類は弊社にて決めさせていただきます）

ﾏｽﾀ ROM 仕様
ﾏｽﾀ ROM は2ｾｯﾄ以上、最大8分割までとさせていただきます。ﾏｽﾀ ROM は DIP ﾊﾟｯｹｰｼﾞの EPROM/OTP 及び弊社製ﾏｽｸ ROM/OTP/P2ROM とさせて頂きます。ﾏｽﾀ ROM にはラベルを貼り分割番号とﾁｪｯｸｻﾑ値を記入してください。
出力数が切り替えられるタイプの EPROM/OTP については注意書きを参照してください。受注いたします ROM と支給されるマスタ ROM の組み合わせにより受注できない場合があります。

マスタ ROM　型名 ＿＿＿＿＿＿＿＿　容量 ＿＿＿　ﾊﾟｯｹｰｼﾞピン数 ＿＿＿＿＿

A データ幅分割無しの場合（ ﾏｽｸ ROM/P2ROM/OTP の出力数とマスタ ROM の出力数が一致する場合）

	ﾁｪｯｸｻﾑ	ﾏｽｸ ROM/P2ROM/OTP アドレス
#1	＿＿＿	(00000 H～＿＿＿ H)
#2	＿＿＿	(＿＿＿ H～＿＿＿ H)
#3	＿＿＿	(＿＿＿ H～＿＿＿ H)
#4	＿＿＿	(＿＿＿ H～＿＿＿ H)
#5	＿＿＿	(＿＿＿ H～＿＿＿ H)
#6	＿＿＿	(＿＿＿ H～＿＿＿ H)
#7	＿＿＿	(＿＿＿ H～＿＿＿ H)
#8	＿＿＿	(＿＿＿ H～＿＿＿ H)

注：出力の数が切り替え可能なタイプのﾏｽｸ ROM/OTP/P2ROM に対して、支給されるマスタ ROM が少ない方の出力の数と一致する場合は先頭のアドレスのデータは下位の出力のデータとさせていただきます
（例）4Mbit x8/x16 切り替えタイプのﾏｽｸ ROM に対しマスタ ROM が 4Mbit x8 タイプの場合マスタ ROM の先頭バイトはﾏｽｸ ROM の D0～D7 とさせていただきます

B データ幅分割ありの場合（ ﾏｽｸ ROM/P2ROM/OTP の出力数がマスタ ROM の出力数が2倍の場合）

	ﾁｪｯｸｻﾑ 下位（例 D7-D0）		ﾁｪｯｸｻﾑ 上位（例 D15-D8）	ﾏｽｸ ROM/P2ROM/OTP アドレス
#1	＿＿＿	#2	＿＿＿	(000000 H～＿＿＿ H)
#3	＿＿＿	#4	＿＿＿	(＿＿＿ H～＿＿＿ H)
#5	＿＿＿	#6	＿＿＿	(＿＿＿ H～＿＿＿ H)
#7	＿＿＿	#8	＿＿＿	(＿＿＿ H～＿＿＿ H)

	下位	上位
x16	D7-D0	D15-D8
x32	D15-D0	D31-D16

注：支給されるマスタ ROM が出力数が切り替え可能な場合大きい方の出力数として処理させていただきます
（例）ﾏｽｸ ROM が 4Mbit x8/x16 切り替えタイプの場合 x16 として取り扱われるためﾏｽｸ ROM/P2ROM/OTP のデータ幅は x32 として処理されます。ｘ８モードでの読み込みはできません

◎ お客様指定捺印

ＸＸＸＸＸＸ ＿＿＿ LOT No.

以上の指定に従い、製造を開始します。記入ミスに起因するトラブルに関しては、弊社は責任を負いません
また、記入に漏れがある場合は生産の開始ができません。これらによる納期遅延はご容赦ねがいます。
担当営業