



## Analyse des contraintes sur les cartes de circuits imprimés

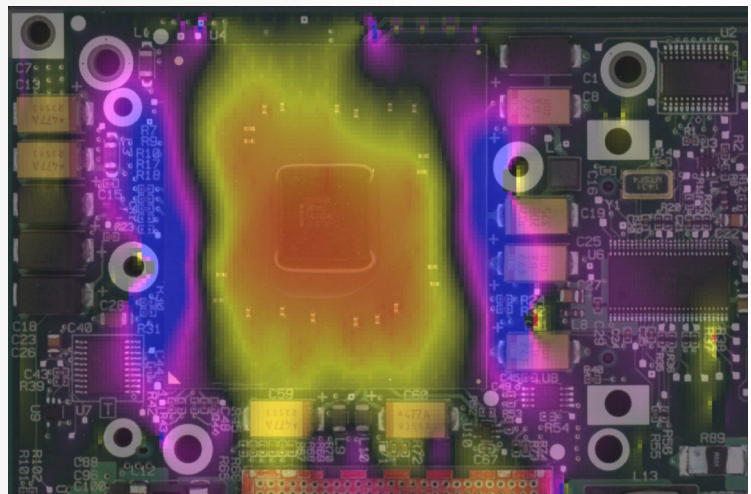
Tél. : 1-514-333-0101

info@rematek.com • www.rematek.com

Les contraintes sur les cartes de circuits imprimés sont devenues une source de préoccupation majeure pour la plupart des fabricants de PCB due aux plus gros composants montés en surface, aux PCB de plus haute densité et aux soudures plus fragiles. Les contraintes sur les cartes peuvent être prédites à l'aide d'outils logiciels sophistiqués et les déformations réelles de la carte peuvent être mesurées à l'aide de capteurs à jauges de contrainte. Chez Rematek, nous maîtrisons ces deux techniques; ce qui nous aide à prévenir les dommages potentiels sur les PCB testés.

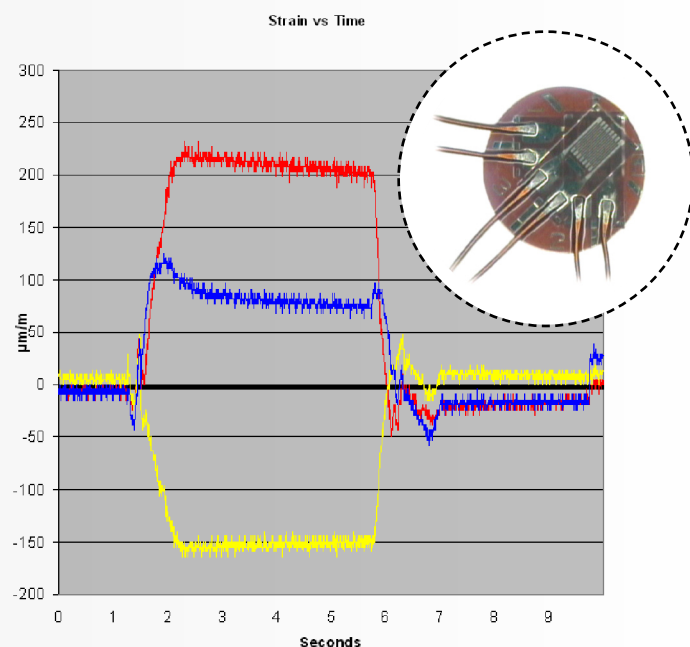
### Analyse logicielle

L'analyse logicielle est exécutée durant la phase de conception du gabarit d'essais à l'aide de notre utilitaire exclusif d'analyse par Simulation des Différences Finies (SDF). Cet utilitaire nous permet de simuler non seulement les pressions exercées sur le PCB, mais aussi la rigidité qu'apportent les composants à la plaque de circuits imprimés à l'essai.



### Mesures à l'aide de capteurs

Les capteurs à jauges de contrainte sont de petits dispositifs servant à mesurer l'étirement d'une surface. Parfaitement collé sur la surface d'un PCB, le senseur s'étire suivant l'étirement de la surface du PCB à cet endroit précis. Installés à l'intérieur du gabarit pendant un essai sous vide, les capteurs à jauges de contrainte nous permettent d'obtenir une lecture en temps réel. Un rapport détaillé de la lecture est fourni avant la livraison du gabarit.



\* Pour de plus amples informations, n'hésitez pas à contacter notre service à la clientèle à [sales@rematek.com](mailto:sales@rematek.com).