NXP高PSRR低ドロップアウトレギュレータLD6805シリーズ

ポータブル機器用高PSRR超低消費電流LDO

高PSRR低ドロップアウト（LDO）レギュレータ「LD6805シリーズ」は、アプリケーションのスペースに限界がある環境下でも、バッテリーの寿命を長く保つための要求に応え、より高い安定性を確保するために最適です。弊社のポータブル機器用LDOソリューションは、設計者にとって、商品の質の向上、バッテリー寿命の長時間維持、基板面積の最縮小化を図るために大きな力となります。

主な特徴

- リップル除去比: 75dB (1kHz時)
- 超低ドロップアウト電圧: 250 mV (150 mA時)
- 入力電圧: 2.3 ～ 5.5 V
- 出力電圧: 1.2 ～ 3.6 V
- ピーク出力電流: 200 mA
- 超低消費電流: 35 µA
- 超低スタンバイ電流: 0.1 µA
- 低ノイズ: 40 µVRMS
- 外部コンデンサー1.0 µFのみ要
- 非ディスチャージ（Hバージョン）およびオートディスチャージ（Pバージョン）機能
- 短絡保護

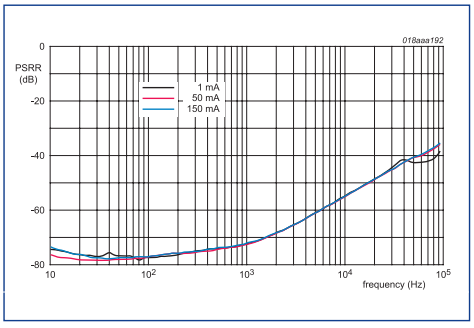
主な長所

- 超高リップル除去比
- モバイルアプリケーション用超小型パッケージ
- バッテリー電源によるソリューションのために超低スタンバイ電流および電力供給
- 非常に優れたESD耐性

主なアプリケーション

- 携帯電話
- タブレットPC
- デジタルスチルカメラ
- ビデオカメラ
- ゲーム機器
- ノートパソコン
- ネットブック

LD6805K/18PのPSRR



このLDOはリップル除去比が高く(75 dB)、超低消費電流（35 µA）およびスタンバイ電流（0.1 µA）という特性から、バッテリー電源による回路への用途に適しています。またその他、超小型で鉛フリーのQFNパッケージ、低ノイズ(40 μV_{RMS})、優れたESD耐性(7 kV HBM)、低ドロップアウト電圧を特徴とします。

型番ガイド

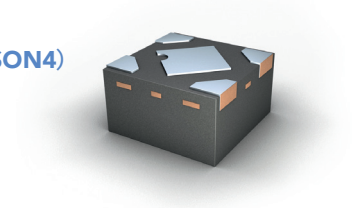
商品名* (パッケージ)	V_{IN}	V_{OUT} **	ΔV_0	PSRR @ 1 kHz @ 1mA	I_{OUT}	I_q	I_{sb}	出力ノイズ	オートディスチャージ・プルダウン
LD6805K/xxP (HUSON4)	2.3 to 5.5 V	1.2, 1.3, 1.4, 1.6, 1.8, 2.0, 2.2, 2.3, 2.5 2.8, 2.9, 3.0, 3.3, 3.6 V	±2%	75 dB	150 mA	35 µA	0.1 µA	40 μV_{RMS}	100 Ω
LD6805K/xxH (HUSON4)									-

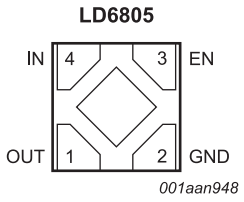
* 上記の特性は一般的な数値に基づきます - ** その他の出力電圧についてはお問い合わせ下さい

LD6805シリーズには2つのバージョンがございます：高インピーダンス（Hバージョン）、オートディスチャージ（プルダウン）サーキット（Pバージョン）。LDOをディセーブルする際、バージョンによってデバイスが出力電圧を高インピーダンスまたはプルダウンステージ方向に切り替えます。

LDOのご注文は、1.2 Vから3.6 Vの範囲で14タイプの異なった出力からお選びいただけます。「○○/××」で示される商品名中に出力をご確認いただけます（LD6805K/30Pの出力は3.0 V、など）。デバイスは鉛フリー、RoHS適合、ハロゲン・アンチモンフリーです。

SOT1192（HUSON4）
パッケージ





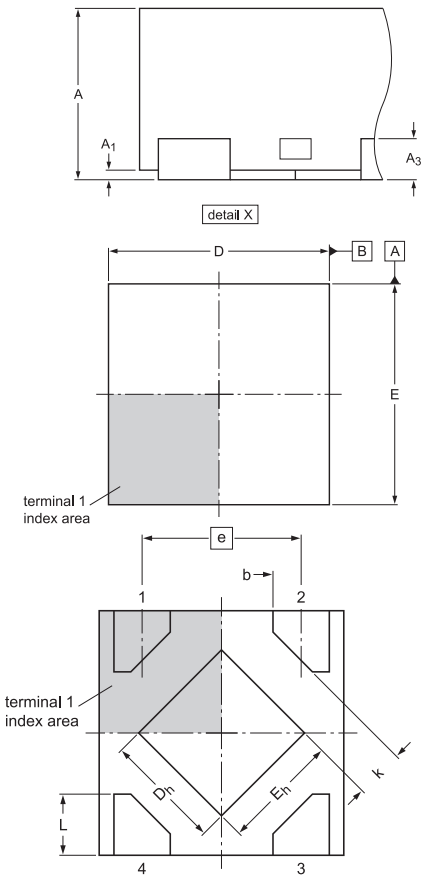
1	V_{OUT}
2	GND
3	EN
4	V_{IN}

Transparent top view

Pinning

A	0.55 mm (max)
D	1.00 mm
Dh	0.48 mm
E	1.00 mm
Eh	0.48 mm
e	0.65 mm
k	0.2 mm (min)
L	0.25 mm

Package measurements



Package outline

© 2011 NXP Semiconductors N.V.
All rights reserved. あらかじめ著作権所有者の書面による許可なく全部もしくは一部を複写・転載することは禁じられています。本書に記載された情報は、引用または契約の一部をなすものではありません。情報は正確かつ信頼がおけるものとしますが、弊社では予告なく変更される権利を留保します。本書の使用が原因となって起こったことについて、掲載者は何ら責任を負いません。本掲載は、特許ライセンスまたはその他の工業的あるいは知的所有権を告知するものでも、それを示唆するものでもありません。

リリース日時: 2011年9月
文書番号 9397 750 17170
印刷国　オランダ